Also published as:

**]** JP3388042 (B2)

# LASER ANNEALING METHOD

Publication number: JP8148423 (A)

**Publication date:** 

1996-06-07

Inventor(s):

SASAGAWA TOMOHIRO; FUJIKAWA SHUICHI; SUZUKI

AKIHIRO; INOUE MITSUO; HARUTA TAKEO; YAGI SHIGENORI; GOTO YOSHIYUKI; YOSHIDA KAZUO

Applicant(s):

MITSUBISHI ELECTRIC CORP

**Classification:** 

- international:

G02B5/32; G02F1/136; G02F1/1368; H01L21/20; H01L21/268;

H01L21/336; H01L29/786; G02B5/32; G02F1/13; H01L21/02; H01L29/66; (IPC1-7): H01L21/20; G02B5/32; G02F1/136;

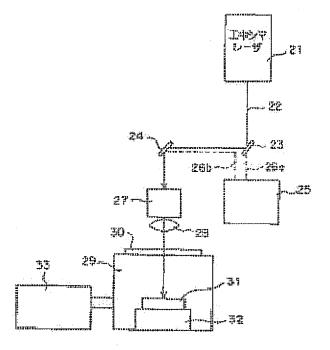
H01L21/268

- European:

**Application number:** JP19940285471 19941118 **Priority number(s):** JP19940285471 19941118

# Abstract of JP 8148423 (A)

PURPOSE: To obtain a method for laser annealing which can form a polysilicon layer of uniform crystallinity. CONSTITUTION: The beam sectional shape of a laser beam radiated from a laser oscillator 21 is shaped by beam shaping optical systems 27, 28 to generate a linear laser beam having a length longer than either longitudinal or lateral direction of a part to be polysiliconized on the amorphous silicon film of a board 31 is the longitudinal direction of a rectangular shape. The laser beam is relatively moved on the part to be turned to polysilicon in the lateral direction of the beam, emitted to the entire area of the part to be turned to polysilicon.



### (19)日本国特許庁(JP)

(51) Int CL 6

# (12) 公開特許公報(A)

FI

宁内敷班悉号

# (11)特許出願公開番号

# 特開平8-148423

技術表示簡所

(43)公開日 平成8年(1996)6月7日

(51) Int.Cl.*		酿刑配亏	厅内整理曲号	r i	<b>汉州</b> 农小画门
H01L	21/20				
G 0 2 B	5/32				
G02F	1/136	500			
H01L	21/268	Z			
				審査請求	未請求 請求項の数12 OL (全 30 頁)
(21) 出願番号		特願平6-285471		(71)出願人	000006013
					三菱電機株式会社
(22)出顧日		平成6年(1994)11月18日			東京都千代田区丸の内二丁目2番3号
				(72)発明者	
					尼崎市塚口本町八丁目1番1号 三菱電機
					株式会社中央研究所内
				(72)発明者	
					尼崎市塚口本町八丁目1番1号 三菱電機
					株式会社中央研究所内
				(72)発明者	鈴木 昭弘
					尼崎市塚口本町八丁目1番1号 三菱電機
					株式会社中央研究所内
				(74)代理人	弁理士 田澤 博昭 (外2名)
			•	· ·	最終頁に続く

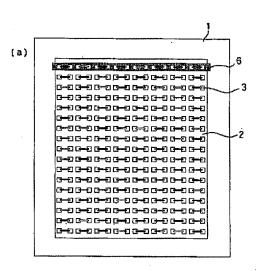
## (54) 【発明の名称】 レーザアニーリング方法

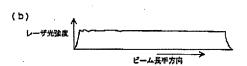
## (57)【要約】

【目的】 均一な結晶性のポリシリコン層を形成できる レーザアニーリング方法を得ることを目的とする。

製印記号

【構成】 ビーム整形光学系27,28により、レーザ発振器21から放射されたレーザビームのビーム断面形状を整形して、ビーム断面形状が長方形状であってその長手方向において基板31のアモルファスシリコン膜上の被ポリシリコン化部の縦方向及び横方向のいずれか一方よりも長い長さを有する線状レーザビームを生成する。そして、線状レーザビームを該レーザビームの幅方向に被ポリシリコン化部上を相対的に移動させて照射し、被ポリシリコン化部の全域を照射する。





# 【特許請求の範囲】

【請求項1】 基板上に形成されたアモルファスシリコン膜をレーザ照射によりポリシリコン化するレーザアニーリング方法において、レーザ発振器から放射されたレーザビームのビーム断面形状を整形して、ビーム断面形状が長方形状であり、且つその長手方向において前記アモルファスシリコン膜上の被ポリシリコン化部の縦方向及び横方向のいずれか一方の長さよりも長い長さを有する線状レーザビームを生成する線状ビーム生成ステップと、前記線状レーザビームを該レーザビームの幅方向に前記被ポリシリコン化部上を相対的に移動させて照射し、前記被ポリシリコン化部の全域を照射する照射ステップとを含むことを特徴とするレーザアニーリング方法。

【請求項2】 基板上に形成されたアモルファスシリコン膜をレーザ照射によりポリシリコン化するレーザアニーリング方法において、レーザ発振器から放射されたレーザビームのビーム断面形状を整形して、ビーム断面形状が長方形状であり、且つその長手方向においてポリシリコン化により前記基板上に形成される薄膜トランジスタ形成部の幅より広く、且つ薄膜トランジスタ形成部の列間隔より小さい幅を有する線状レーザビームを生成する線状ビーム生成ステップと、前記線状レーザビームを用いて薄膜トランジスタ形成部の一列分を一括照射する照射ステップとを含むことを特徴とする請求項1に記載のレーザアニーリング方法。

【請求項3】 前記線状ビーム生成ステップにおいて、 長手方向において前記基板上に形成される薄膜トランジスタ形成部の1列分よりも長い長さを有し、幅方向において前記薄膜トランジスタ形成部の幅より広く、且つ薄膜トランジスタ形成部の列間隔より小さい幅を有する線状レーザビームを複数生成し、前記照射ステップにおいて、前記複数の線状レーザビームを使用して薄膜トランジスタ形成部の複数列分を一括照射することを特徴とする請求項1又は請求項2に記載のレーザアニーリング方法。

【請求項4】 前記基板上に照射される前記線状レーザビームのパルス幅が50ns以上であることを特徴とする請求項2に記載のレーザアニーリング方法。

【請求項5】 50 n s以上のパルス幅のレーザビームを生成するために、前記レーザ発振器から放射されたレーザビームを複数のレーザビームに分割し、該複数のレーザビームのうちの少なくとも1つのレーザビームを他のレーザビームに対して遅延させ、前記複数のレーザビームを重畳して前記基板上に照射する光学的遅延ステップをさらに含むことを特徴とする請求項4に記載のレーザアニーリング方法。

【請求項6】 前記レーザ発振器が、レーザ媒質としてのレーザガス中において相対して設けられた第1及び第

2の主電極と、前記第1及び第2の主電極に並列に接続されたスパイカコンデンサと、前記第1及び第2の主電極にスイッチング素子を介して並列に接続されたサステイナコンデンサと、前記スパイカコンデンサを充電するスパイカ充電用電源と、前記サステイナコンデンサを充電するサステイナ充電用電源とを具備することを特徴とする請求項4に記載のレーザアニーリング方法。

【請求項7】 アモルファスシリコン膜をポリシリコン 化するアニール用の前記レーザ発振器とは別に設けられ た他のレーザ発振器を使用して、前記アモルファスシリ コン膜又は前記基板を補助加熱する補助加熱ステップを さらに含んでおり、補助加熱用の前記他のレーザ発振器 から放射されたレーザビームは、長手方向においてアニ ール用レーザビームの長さより大きな長さを有し、且つ 幅方向においてアニール用レーザビームの幅より大きな 幅を有しており、更に、アニール用レーザビームパルス の時間幅よりも長いパルス状のレーザビームか又は定常 発振のレーザビームであり、前記補助加熱ステップにお いて同一の被ポリシリコン化部に対しアニール用及び補 助加熱用レーザビームを同時に一括照射し、且つ補助加 熱用のレーザビームの照射中にアニール用レーザビーム の照射が完了することを特徴とする請求項1又は請求項 2に記載のレーザアニーリング方法。

【請求項8】 前記線状ビーム生成ステップにおいて、前記レーザ発振器から放射されたレーザビームを線状に整形すべく、遠視野で複数の点を少なくとも1つの直線上に任意の位相で結像するフーリエ変換型位相ホログラムを用いることを特徴とする請求項1又は請求項2に記載のレーザアニーリング方法。

【請求項9】 前記フーリエ変換型位相ホログラムは、遠視野で複数の点を互いに平行な複数の直線上にそれぞれ任意の位相で結像する位相ホログラムであることを特徴とする請求項8に記載のレーザアニーリング方法。

【請求項10】 前記フーリエ変換型位相ホログラムによって結像される複数の点に相当する複数のレーザビームが前記アモルファスシリコン膜に対して実質的に垂直に入射すべく前記フーリエ変換型位相ホログラムの後方にレンズが設けられており、前記フーリエ変換型位相ホログラムが前記レンズの前側の焦点位置に配置されたことを特徴とする請求項8又は請求項9に記載のレーザアニーリング方法。

【請求項11】 前記線状ビーム生成ステップにおいて 線状レーザビームを生成する前に、少なくとも線状のレ ーザビームの幅方向に相当するレーザビームの一断面方 向にビーム幅を拡大するステップをさらに含むことを特 徴とする請求項8から請求項10のうちのいずれか一項 に記載のレーザアニーリング方法。

【請求項12】 前記レーザ発振器が、少なくとも線状レーザビームの幅方向に相当するレーザビームの一断面方向に関するビーム発散角を低減するための不安定型共

振器を具備することを特徴とする請求項8から請求項1 0のうちのいずれか一項に記載のレーザアニーリング方 法。

#### 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】この発明は、基板上に形成された アモルファスシリコン膜をレーザ照射によりポリシリコ ン化するレーザアニーリング方法に関するものである。

#### [0002]

【従来の技術】図38は例えば特開平5-175235 号公開公報に開示された従来のレーザアニーリング方法 を説明するための図であり、図において、1は駆動回路 を作り込む部分、2は画素を作り込む部分、3は薄膜ト ランジスタ(TFT)形成部、11はレーザビームスポット、12はレーザビームの走査方向を示す矢印である。

【0003】半導体膜としてアモルファスシリコンを用いた薄膜トランジスタをスイッチング素子とする液晶ディスプレイが実用化されているが、高精細化に伴って画素サイズが小さくなってきており、薄膜トランジスタ部の占有面積を極力小さくするために、アモルファスシリコンをより動作速度の速いポリシリコンに置き換えようとする開発が進んでいる。さらに、薄膜トランジスタを駆動する回路までも、ポリシリコンを用いた薄膜トランジスタを用いて形成していこうとしており、ポリシリコンが液晶ディスプレイにおけるキーマテリアルとなってきている。

【0004】ポリシリコン層を得る手段として、図38に示したようなガラス基板等の基板上に形成されたアモルファスシリコン層をレーザでアニーリングし、溶融再結晶化する方法が有り、全体を高温に加熱する必要がないため、安価なガラスを基板として用いることができる方法として期待されている。

【0005】アモルファス層全域を一度に照射するには、極めて大きなレーザ出力が必要となるため、従来は矩形ビームをステップ毎に重ねあわせて照射して全域をアニーリングする手法がとられていた。しかし、重ねあわせの部分とそれ以外の部分で結晶性が異なり、これをベースに構成される薄膜トランジスタの特性が均一でなくなるため液晶画面にムラが生じるなどの問題点があった。

【0006】一方、レーザの必要出力を少しでも少なくする方法として、図38に示したように、アモルファス層全域ではなく薄膜トランジスタを形成する部分のみを照射する方法が提案されている。

【0007】次に動作について説明する。図38から明らかなように、薄膜トランジスタが形成される部分は幅数μm~数+μmで一列に並んでおり、このような列が数百列並ぶ構成となっている。ポリシリコンが必要な所は当該部分のみであるので、レーザ発振器から放射され

た点状のガウシャンレーザビームはビームホモジナイザで整形された後、1つの薄膜トランジスタの幅より大きい幅を有した均一な強度分布を有するレーザビームが当該薄膜トランジスタが形成される部分に限定して照射される。これにより、レーザ出力は少なくてすむと言うわけである。また、薄膜トランジスター列分のレーザアニーリングは、図38に示すように矢印12で示す薄膜トランジスター列の長手方向にレーザ光を走査することにより達成される。尚、レーザ光を走査するのに代わって、基板をステージ等により矢印12とは逆方向に並進移動させてもよい。

【0008】図39は例えば電子情報通信学会論文誌1993/5Vol. J76-C-IINo. 5, p241-248に示されている従来の他のレーザアニーリング方法を説明するための構成図であり、図において、21はレーザ発振器、22はレーザ発振器21から放射されたレーザ光、23はレーザ光路のX軸を調整する反射ミラー、24はレーザ光路のY軸を調整する反射ミラー、25は反射ミラー23,24を制御するモータコントロールシステム、26a,26bはモータコントロールシステム25と反射ミラー23,24を接続する信号線、27はビームホモジナイザ、29は真空チャンバ、30は真空チェンバ29に設けられた窓、31はアニーリング加工対象物、19はヒータ、33は真空ポンプである。

【0009】次に動作について説明する。アニーリング 用レーザ発振器 21としては例えばエキシマレーザが用いられる。図39に示した従来例の場合、ArFエキシマレーザが用いられており、レーザ光のパルス幅は17 nsである。図40はレーザ発振パルス波形の一例を示す図である。レーザ光のパルス幅はレーザ発振パルス波形の半値幅で定義している。以下、この明細書において、レーザ光のパルス幅はレーザ発振パルス波形の半値幅であるとする。レーザ発振器 21から出射されたレーザ光 22は反射ミラー 23, 24により偏向、走査され、ビームホモジナイザ 27により約3mm角の領域にビーム強度の均一化を行なった後、窓30を通じて真空チャンバ29内のアニーリング加工対象物31に照射される。尚、真空チャンバ29内は真空ポンプ33により $1\times10^{-4}$ Pa以下の圧力に保たれる。

【0010】レーザ光が照射されるとアニーリング加工対象物31の表面の温度が急上昇し、溶融する。そしてアニーリング加工対象物31に到達するレーザ光が途絶えるとアニーリング加工対象物31の表面温度が低下し、この過程で表面の結晶化が起こる。薄膜トランジスタ形成部のアニーリング加工では、基板上に形成されたアモルファスシリコン膜にレーザ光を照射してこの部分を溶融し、その冷却過程でポリシリコンの結晶を成長させる。得られた結晶の粒塊が大きい程この部分の電子移動度が高くなり、製作する薄膜トランジスタの動作速度

が速くなる。それ故、薄膜トランジスタ形成部のアニー リング加工では、粒塊の大きなポリシリコン結晶を得る ことが課題となっている。

【0011】また、溶融再結晶時のポリシリコン結晶の 粒塊サイズは、溶融後の温度低下速度が遅く結晶化のた めの時間を長く取れるほど大きくなる傾向がある。従っ て、レーザ光を用いたアモルファスシリコン膜のアニー リングにおいて、アモルファスシリコンが一旦溶融し再 結晶化する際の温度低下速度を低減することにより、粒 塊が大きく電子移動度の高いポリシリコン層を形成する ことができる。このため、単一のレーザ光を用いた従来 のレーザアニーリング方法においては、アニーリング加 工対象物31であるアモルファスシリコン薄膜を形成し た基板全体をヒータ19で加熱することにより温度低下 速度の低減を図っていた。

#### [0012]

【発明が解決しようとする課題】従来のアニーリング方法は以上のように構成されているので、アモルファスシリコンが溶融し再結晶化した再結晶化部内に溶融部の流動により生じた波紋状の不均一性層が混入してしまい、特性の揃った薄膜トランジスタが形成されないという問題点があった。図41は例えば特開平5-175235号公開公報に開示されたレーザアニーリング方法等による照射結果を示している。このように、従来はレーザビームを走査して薄膜トランジスター列分のアニーリングを行っているので、溶融部の流動により生じた波紋状の不均一性層5が再結晶化部4内に混入してしまうという問題点があった。

【0013】また、レーザ発振パルス幅の短いパルスレーザを用いた従来のレーザアニーリング方法では、発振停止後の溶融部温度低下速度が大きく、それ故、粒塊が大きく電子移動度の高いポリシリコン結晶が得られないという問題点があった。特に、エキシマレーザ光を長い細線ビームとして用いている場合、市販のエキシマレーザの発振パルス幅が10~20nsと非常に短いのに加えて、加工対象物表面にてビーム照射部と非照射部との境界領域が長いことにより熱拡散が大きいので、この問題点が顕著に現われていた。

【0014】さらに、基板の加熱に使用するヒータはジュール熱を利用しており、熱伝導により基板全体の温度を一様に上昇させてなくてはならないため、目的の温度に到達するまでに時間を要するという問題点があった。また、基板全体を加熱しなければならないため、ポリシリコン化を要するトランジスタ形成部以外の領域において不要な熱が消費されるという問題点があった。

【0015】この発明は上記のような問題点を解消する ためになされたもので、薄膜トランジスタが形成される 部分近傍をアニーリング対象領域とすべく線状レーザビ ームを生成し、これにより該領域において均一な結晶性 のポリシリコン層を形成できるレーザアニーリング方法 を得ることを目的とする。

【0016】また、この発明は、細線状のレーザビームを用いたレーザアニーリング方法において線状レーザビームの重なりを防止して画素一列分を一括して照射し、均一な結晶性のポリシリコン層を形成できるレーザアニーリング方法を得ることを目的とする。

【0017】また、この発明は、細線状のレーザビームを用いたレーザアニーリング方法において線状レーザビームの重なりを防止して画素複数列分を一括して照射し、加工速度を上げることができるレーザアニーリング方法を得ることを目的とする。

【0018】また、この発明は、細線状のレーザビームを用いたレーザアニーリング方法において溶融再結晶時の温度低下速度を小さくすることにより粒径が大きく電子移動度の高いポリシリコン結晶を形成できるレーザアニーリング方法を得ることを目的とする。

【0019】さらに、この発明は、細線状のレーザビームを用いたレーザアニーリング方法においてポリシリコン化する領域周囲を確実に補助加熱することにより粒径が大きく電子移動速度の高いポリシリコン層を形成できるレーザアニーリング方法を得ることを目的とする。

【0020】さらに、この発明は、細線状のレーザビームを用いたレーザアニーリング方法において均一で安定した強度分布を有した線状レーザビームを生成し、安定で均一な加工を行うことができるレーザアニーリング方法を得ることを目的とする。

【0021】さらに、この発明は、細線状のレーザビームを用いたレーザアニーリング方法において線幅の方向でより均一な強度分布を有した線状レーザビームを生成し、安定で均一な加工を行うことができる上に照射位置のアライメント精度を緩和できるレーザアニーリング方法を得ることを目的とする。

【0022】さらに、この発明は、細線状のレーザビームを用いたレーザアニーリング方法においてレーザビームの加工対象物への入射角度を一定に維持し安定で均一な加工を行うことができるレーザアニーリング方法を得ることを目的とする。

【0023】さらにまた、この発明は、細線状のレーザビームを用いたレーザアニーリング方法において線幅の細い線状レーザビームを生成し、高精度な加工を行うことができるレーザアニーリング方法を得ることを目的とする。

### [0024]

【課題を解決するための手段】請求項1の発明に係るレーザアニーリング方法は、レーザ発振器から放射されたレーザビームのビーム断面形状を整形して、ビーム断面形状が長方形状であり、且つその長手方向においてアモルファスシリコン膜上の被ポリシリコン化部の縦方向及び横方向のいずれか一方の長さよりも長い長さを有する線状レーザビームを生成する線状ビーム生成ステップ

と、線状レーザビームを該レーザビームの幅方向に被ポリシリコン化部上を相対的に移動させて照射し、被ポリシリコン化部の全域を照射する照射ステップとを含むものである。

【0025】請求項2の発明に係るレーザアニーリング 方法は、レーザ発振器から放射されたレーザビームのビ ーム断面形状を整形して、ビーム断面形状が長方形状で あり、且つその長手方向においてポリシリコン化により 基板上に形成される薄膜トランジスタ形成部の1列分よ りも長い長さを有し、幅方向において薄膜トランジスタ 形成部の幅より広く、且つ薄膜トランジスタ形成部の列 間隔より小さい幅を有する線状レーザビームを生成する 線状ビーム生成ステップと、線状レーザビームを用いて 薄膜トランジスタ形成部の一列分を一括照射する照射ス テップとを含むものである。

【0026】請求項3の発明に係るレーザアニーリング 方法は、線状ビーム生成ステップにおいて、長手方向に おいて基板上に形成される薄膜トランジスタ形成部の1 列分よりも長い長さを有し、幅方向において薄膜トラン ジスタ形成部の幅より広く、且つ薄膜トランジスタ形成 部の列間隔より小さい幅を有する線状レーザビームを複 数生成し、照射ステップにおいて、複数の線状レーザビ ームを使用して薄膜トランジスタ形成部の複数列分を一 括照射するものである。

【0027】請求項4の発明に係るレーザアニーリング 方法は、基板上に照射される線状レーザビームのパルス 幅が50ns以上であるものである。

【0028】請求項5の発明に係るレーザアニーリング方法は、50ns以上のパルス幅のレーザビームを生成するために、レーザ発振器から放射されたレーザビームを複数のレーザビームに分割し、該複数のレーザビームのうちの少なくとも1つのレーザビームを他のレーザビームに対して遅延させ、複数のレーザビームを重畳して基板上に照射する光学的遅延ステップをさらに含むものである。

【0029】請求項6の発明に係るレーザアニーリング 方法は、レーザ発振器が、レーザ媒質としてのレーザガ ス中において相対して設けられた第1及び第2の主電極 と、第1及び第2の主電極に並列に接続されたスパイカ コンデンサと、第1及び第2の主電極にスイッチング素 子を介して並列に接続されたサステイナコンデンサと、 スパイカコンデンサを充電するスパイカ充電用電源と、 サステイナコンデンサを充電するサステイナ充電用電源 とを具備するものである。

【0030】請求項7の発明に係るレーザアニーリング方法は、アニール用のレーザ発振器とは別に設けられた他のレーザ発振器を使用して、アモルファスシリコン膜又は基板を補助加熱する補助加熱ステップをさらに含んでおり、補助加熱用の他のレーザ発振器から放射されたレーザビームは、長手方向においてアニール用レーザビ

ームの長さより大きな長さを有し、且つ幅方向において アニール用レーザビームの幅より大きな幅を有しており、更に、アニール用レーザビームパルスの時間幅より も長いパルス状のレーザビームか又は定常発振のレーザ ビームであり、補助加熱ステップにおいて同一の被ポリ シリコン化部に対しアニール用及び補助加熱用レーザビ ームを同時に一括照射し、且つ補助加熱用レーザビーム の照射中にアニール用レーザビームの照射が完了するも のである。

【0031】請求項8の発明に係るレーザアニーリング方法は、線状ビーム生成ステップにおいて、レーザ発振器から放射されたレーザビームを線状に整形すべく、遠視野で複数の点を少なくとも1つの直線上に任意の位相で結像するフーリエ変換型位相ホログラムを用いるものである

【0032】請求項9の発明に係るレーザアニーリング 方法は、遠視野で複数の点を互いに平行な複数の直線上 にそれぞれ任意の位相で結像する位相ホログラムを用い るものである。

【0033】請求項10の発明に係るレーザアニーリング方法は、フーリエ変換型位相ホログラムによって結像される複数の点に相当する複数のレーザビームがアモルファスシリコン膜に対して実質的に垂直に入射すべくフーリエ変換型位相ホログラムの後方にレンズの前側の焦点位置にフーリエ変換型位相ホログラムが配置されたものである。

【0034】請求項11の発明に係るレーザアニーリング方法は、線状ビーム生成ステップにおいて線状レーザビームを生成する前に、少なくとも線状のレーザビームの幅方向に相当するレーザビームの一断面方向にビーム幅を拡大するステップをさらに含むものである。

【0035】請求項12の発明に係るレーザアニーリング方法は、レーザ発振器が、少なくとも線状レーザビームの幅方向に相当するレーザビームの一断面方向に関するビーム発散角を低減するための不安定型共振器を具備するものである。

# [0036]

【作用】請求項1の発明におけるレーザアニーリング方法は、レーザ発振器から放射されたレーザビームのビーム断面形状を整形して、長手方向においてアモルファスシリコン膜上の被ポリシリコン化部の縦方向及び横方向のいずれか一方の長さよりも長い長さを有する線状レーザビームを該レーザビームを核ルーザビームをありに移動させて照射し、被ポリシリコン化部の全域を照射する。このように、線状レーザビームを用いて長手方向において被ポリシリコン化部のいずれかの辺の長さよりも長い長さの領域を一括照射するので、レーザビームの重ね合わせ部に見られるような結晶の不均一性や、連続発振のレーザビームを走査することによる再結晶化部の波紋状の不均

一性がなく、照射部長手方向全域にわたって均一なポリシリコン結晶が得られる。

【0037】請求項2の発明におけるレーザアニーリング方法は、線状レーザビームを生成する際に、長手方向においてポリシリコン化により基板上に形成される薄膜トランジスタ形成部の1列分よりも長い長さを有し、幅方向において薄膜トランジスタ形成部の幅より広く、且つ薄膜トランジスタ形成部の列間隔より小さい幅を有する線状レーザビームを生成し、薄膜トランジスタ形成部の一列分を一括照射する。このように、線状レーザビームを用いて長手方向において薄膜トランジスタ形成部の1列分よりも長い長さの領域を一括照射するので、レーザビームの重ね合わせ部に見られるような結晶の不均一性や、連続発振のレーザビームを走査することによる再結晶化部の波紋状の不均一性がなく、照射部長手方向全域にわたって均一なポリシリコン結晶が得られる。

【0038】請求項3の発明におけるレーザアニーリング方法は、線状レーザビームを生成する際に、長手方向において基板上に形成される薄膜トランジスタ形成部の1列分よりも長い長さを有し、幅方向において薄膜トランジスタ形成部の幅より広く、且つ薄膜トランジスタ形成部の幅より広く、且つ薄膜トランジスタ形成部の複数列分を一括照射する。このように、線状レーザビームを用いて長手方向において薄膜トランジスタ形成部の1列分よりも長い長さの複数の領域を一括照射するので、レーザビームの重ね合わせ部に見られるような結晶の不均一性や、連続発振のレーザビームを掃引することによる再結晶化部の波紋状の不均一性がなく、照射部長手方向全域にわたって均一なポリシリコン結晶が得られる上に加工速度を向上させ得る。

【0039】請求項4の発明におけるレーザアニーリング方法は、パルス幅が50ns以上である線状レーザビームを用いて基板上のアモルファスシリコン膜を照射する。これにより、アニーリング加工時に幅方向の拡散により失われる熱を補い、十分な加熱効果を得ることができる。従って、アモルファスシリコンを線状レーザビームにて十分加熱することができ、溶融後結晶化が進む部分の時間を長くすることができる。この結果、粒塊が大きく電子移動度の高い良質のポリシリコン結晶を得ることができる。

【0040】請求項5の発明におけるレーザアニーリング方法は、レーザ発振器から放射されたレーザビームを複数のレーザビームに分割し、複数のレーザビームのうちの少なくとも1つのレーザビームを他のレーザビームに対して遅延させ、複数のレーザビームを重畳して基板上に照射する。これにより、照射するレーザビームのパルス幅を見かけ上増大させることができ、アニーリング加工時に幅方向の拡散により失われる熱を補い、十分な加熱効果を得ることができる。従って、アモルファスシ

リコンを線状レーザビームにて十分加熱することができ、溶融後結晶化が進む部分の時間を長くすることができる。この結果、粒塊が大きく電子移動度の高い良質のポリシリコン結晶を得ることができる。

【0041】請求項6の発明におけるレーザアニーリン グ方法は、スパイカ充電用電源により充電されたスパイ カコンデンサから第1及び第2の主電極間に電力を供給 し、第1及び第2の主電極間の放電を開始させる。この 時点まではスイッチング素子はオフしており、第1及び 第2の主電極間の放電はスパイカコンデンサのみから供 給されるエネルギにより生ずる。次に、サステイナコン デンサをサステイナ充電電源により充電した後、スパイ カ回路による放電が終了する前にスイッチング素子をオ ンする。この結果、スパイカ回路から供給されるエネル ギで開始された主放電部に、サステイナコンデンサに充 電したエネルギが注入される。これにより、レーザ発振 器はパルス幅が大きいレーザビームを発振し、アニーリ ング加工時に幅方向の拡散により失われる熱を補い、十 分な加熱効果を得ることができる。従って、アモルファ スシリコンを線状レーザビームにて十分加熱することが でき、溶融後結晶化が進む部分の時間を長くすることが できる。この結果、粒塊が大きく電子移動度の高い良質 のポリシリコン結晶を得ることができる。

【0042】請求項7の発明におけるレーザアニーリン グ方法は、アモルファスシリコン膜をポリシリコン化す るアニール用のレーザ発振器とは別に設けられた他のレ ーザ発振器を使用して、アモルファスシリコン膜又は基 板を補助加熱する。この際、補助加熱用の他のレーザ発 振器から放射されたレーザビームは、長手方向において アニール用レーザビームの長さより大きな長さを有し且 つ幅方向においてアニール用レーザビームの幅より大き な幅を有しており、更に、アニール用レーザビームパル スの時間幅よりも長いパルス状のレーザビームか又は定 常発振のレーザビームである。また、補助加熱する際 に、同一の被ポリシリコン化部に対しアニール用及び補 助加熱用レーザビームを同時に一括照射し、且つ補助加 熱用レーザビームの照射中にアニール用レーザビームの 照射が完了する。これにより、基板全体を加熱すること なく効果的に再結晶時の温度低下速度の低減を図ること が可能となり、熱の影響を考慮することなく設計し得る 簡易な基板保持機構のもとで、精度よく瞬時に効率的な アニーリングを行い、粒径が大きく均一な結晶性を有す るポリシリコン層を得ることができる。

【0043】請求項8の発明におけるレーザアニーリング方法は、線状レーザビームを生成する際、フーリエ変換型位相ホログラムを用いてレーザ発振器から放射されたレーザビームから、遠視野で複数の点を生成して少なくとも1つの直線上に任意の位相で結像する。これにより、一直線上に多数の集光スポットを作りそれらを重ね合せることにより、長手方向に均一な光強度分布を有す

る線状レーザビームを生成し、安定で均一なアニールを 行うことができる。

【0044】請求項9の発明におけるレーザアニーリン グ方法は、フーリエ変換型位相ホログラムを用いて遠視 野で複数の点を互いに平行な複数の直線上にそれぞれ任 意の位相で結像する。これにより、複数の平行な直線上 に多数の集光スポットを作りそれらを重ね合せることに より、より均一な光強度分布を有する線状レーザビーム を生成し、安定で均一なアニールを行うことができる。 【0045】請求項10の発明におけるレーザアニーリ ング方法は、レンズを用いてフーリエ変換型位相ホログ ラムによって結像される複数の点に相当する複数のビー ムがアモルファスシリコン膜に対して実質的に垂直に入 射するように調整する。従って、分割されて基板へ照射 されるレーザビームそれぞれの光軸が全て基板に対して 垂直になるので、入射角の変動によって基板へのエネル ギー吸収率が変化することがなくなり、安定で均一なア ニールを行うことができる。

【0046】請求項11の発明におけるレーザアニーリング方法は、線状レーザビームを生成する際、前もって、少なくとも線状のレーザビームの幅方向に相当するレーザビームの一断面方向にビーム幅を拡大する。従って、線状レーザビームの幅を小さくでき、ビーム発散角の大きなレーザ発振器が使用できる。また、ビーム幅が小さくなるに伴いトランジスタ形成部の列間隔を小さくできるので、高精細の液晶ディスプレイを製作することができる。

【0047】請求項12の発明におけるレーザアニーリング方法は、レーザ発振器が具備する不安定共振器により、少なくとも線状レーザビームの幅方向に相当するレーザビームの一断面方向に関するビーム発散角を低減する。従って、幅方向のビーム発散角を小さくすることにより、線状レーザビームの幅を小さくできる。それ故、ビーム幅が小さくなるに伴いトランジスタ形成部の列間隔を小さくできるので、高精細の液晶ディスプレイを製作することができる。

# [0048]

#### 【実施例】

実施例1.以下、この発明の実施例を図について説明する。図1はこの発明の一実施例によるレーザアニーリング方法を示す説明図であり、図1(a)はこの実施例によるレーザアニーリング方法が適用される、アモルファスシリコンの薄膜が形成された、例えばガラス基板の平面図を示しており、図1(b)は図1(a)のガラス基板に照射される、この実施例によるレーザアニーリング方法に使用されるレーザビームのビーム長手方向のレーザ光強度分布を示す図である。図1(a)において、1はガラス基板の駆動回路を作り込む部分、2は画素を作り込む部分、3は薄膜トランジスタ(TFT)形成部、6は長手方向において薄膜トランジスタ形成部3の1列

分よりも長い長さを有し、幅方向において薄膜トランジスタ形成部3の幅より広く且つ、トランジスタが形成される列の間隔より小さい幅を有するような線状レーザビームが基板上に投影されたビームスポットである。

【0049】図2はこの実施例によるレーザアニーリン グ方法を実現する装置であり、上記したような断面形状 を有するレーザビームを生成して、基板に照射するため のレーザアニーリング装置を概略的に示すブロック図で あり、21はエキシマレーザ等のレーザ発振器、22は レーザ光、23はレーザ光路のX軸を調整する反射ミラ ー、24はレーザ光路のY軸を調整する反射ミラー、2 5は反射ミラー23、24を制御するモータコントロー ルシステム、26a, 26bはモータコントロールシス テム25と反射ミラー23,24を接続する信号線、2 7はレーザビームの強度分布を均一にするためのビーム ホモジナイザ、28はビームホモジナイザ27から出射 したレーザビームを細線状の形状に整形して集光するた めのレンズ系(例えば、シリンドリカルレンズ)、29 は真空チャンバ、30は真空チャンバ29に取り付けら れたレーザ光を導入するための窓、31はアニーリング 加工対象物、32はアニーリング加工対象物31を載置 するための台、33は真空ポンプである。尚、線状ビー ム生成ステップは、主にビームホモジナイザ27及びレ ンズ28によって実現され、照射ステップは、主に反射 ミラー23,24及び台32によって実現される。ま た、ビームホモジナイザ27及びレンズ28は、線状レ ーザビームを生成するためのビーム整形光学系を構成す る。

【0050】図3及び図4はビームホモジナイザ27の 構成例を示す図である。ビームホモジナイザ27は、線 状レーザビームのような均一な強度分布を作り出すビー ム整形光学系として用いられ、図3は「プロシーディン グズ オブ エス・ピー・アイ・イー、第1377巻、 第30-35頁(Proceedings of SPIE Vol1377 p30-3 5)」に示されたビームホモジナイズ光学系を示してお り、271はフライアイレンズ、272はコリメートレ ンズである。この例では、レーザ光はフライアイレンズ 271によって多数の部分に分割されると同時に、それ ぞれが拡大され、重ね合わされる。その後、コリメート レンズ272によってコリメートされて均一な強度分布 のレーザビームが生成される。図4は同様に「プロシー ディングズオブ エス・ピー・アイ・イー、第1377 巻、第30-35頁 (Proceedingsof SPIE Vol1377 p30 -35) | に示された、ビームホモジナイズ光学系の第2 の例であり、273はプリズムである。この例では、レ ーザ光はプリズム273で中央から分割され、それぞれ が偏向されて重ね合わされることによって、均一な強度 分布を有するレーザビームが生成される。ビームホモジ ナイザ27としては、図3又は図4に記載された光学系 が使用されるが、これに限定されるものではない。後述 するように、このようなビームホモジナイザは、良好な 均一強度分布を有するレーザビームを生成するのが困難 であるという問題点を抱えている。

【0051】次に動作について説明する。エキシマレーザ等のレーザ発振器21から出射されたレーザ光22は、反射ミラー23,24により走査され、ビームホモジナイザ27によりビーム強度の均一化を行なった後、その断面形状はレンズ系28により細線状に整形され且つ集光され、窓30を通じて真空チャンバ29内のアニーリング加工対象物31に照射される。

【0052】レーザビームの整形は、アニーリング加工対象物31に投影されたビームスポットの形状が、長手方向においてアモルファスシリコン膜のポリシリコン化する部分のいずれかの辺の長さより長い長さを有し、さらに、薄膜トランジスタ形成部3の1列分よりも長い長さを有し、幅方向において薄膜トランジスタ形成部3の幅より広く且つ、トランジスタが形成される列の間隔より小さい幅を有するようになされる。この際、アニーリング加工対象物であるガラス基板の画素を作り込む部分2に照射されたレーザビームスポットはのビーム長手方向のレーザ光強度分布は図1(b)に示すように均一である。

【0053】図1(a)に示す画素を作り込む部分2の全体に渡ってポリシリコン化するには、線状のレーザビームを基板に対して相対的にそのビーム幅の方向(短辺方向)に移動させなければならない。そのような相対的な移動は、レーザビームを光学系によって偏向させるか、又は、アニーリング加工対象物31を並進移動させることによって達成される。

【0054】長手方向に強度分布が均一であるように整形された線状のレーザビームは、アニーリング加工対象物上で図1 (a) における斜線部分で示されたビームスポット6を形成する。このように薄膜トランジスタ形成部3の一列に対応する斜線部分を一括にレーザ光により照射すると、アニーリング加工対象物31の斜線部分の表面の温度が急上昇し溶融する。そして、加工対象物31の表面温度が低下し、この過程で表面の結晶化が起こる。これにより、一度のレーザビームの照射により斜線部分を一括して溶融再結晶化させることが可能となる。尚、所望するポリシリコン化を達成するためには、レーザビームの照射回数は複数回でも良い。また、アニーリング中真空チャンバ29内は真空ポンプ33により1×10  $^{-4}$  Pa以下の圧力に保たれている。

【0055】図5は、この実施例によるレーザアニーリング方法におけるレーザビームを用いて、アモルファスシリコン膜を照射再結晶化した際の結晶性の状況を示す図であり、7は粒径が $0.1\mu$ m以上のポリシリコン層の領域、8は $0.1\mu$ m以下の領域である。なお、粒径は照射条件、アモルファスシリコン膜厚みによって変化

するので絶対値そのものは、この発明に係る重要なファ クターではない。このようなポリシリコン層の区分けは 粒径の大きな部分と小さな部分という定義に等しい。

【0056】従来、先述のように照射再結晶化部において粒径のバラツキがみられるのが問題であったが、この実施例によるレーザアニーリング方法によれば、薄膜トランジスター列分に対応する領域が長手方向に対して一括、同時に溶融再結晶化されるため、図5に示すように長手方向全域にわたって均一な結晶化が実現されている。これに対して、ポリシリコン化した部分は線状のレーザビームの幅方向には、粒径の大きなポリシリコン層の領域7と小さなポリシリコン層の領域8に分かれており、粒径のバラツキが観測されたが、粒径の大きな部分のポリシリコン層の領域7の幅は薄膜トランジスタを形成するのに必要な領域の幅よりも十分広いため実質上問題はない。

【0057】また、上記の説明では、一本の線状レーザビームを用いたが、該レーザビームを適当な光学素子を用いて複数に分割するか、もしくは、複数個のレーザビームを用いて、複数列を同時に照射するようにしても良い

【0058】以上示したように、この発明によるレーザアニーリング方法は、典型的には、ポリシリコンを用いた薄膜トランジスタを画素用スイッチング素子として備えた液晶ディスプレイを製造するために使用されるが、これに限定されるものではない。

【0059】実施例2.図6は、この発明の他の実施例によるレーザアニーリング方法を説明するためのアニーリング加工対象物の平面図であり、図において、図1に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、9は薄膜トランジスタの駆動回路を構成する要素であるトランジスタが形成される部分、10は形状がその長手方向において被ポリシリコン化部(上記トランジスタ形成部)の縦方向又は横方向の総長よりも長い長さを持つような線状レーザビームのスポットである。

【0060】次に動作について説明する。一般に、ガラス基板の駆動回路を作り込む部分1の薄膜トランジスタの駆動回路を構成する要素であるトランジスタが形成される部分9は、ある回路パターンに従って配置されるが、この実施例では、その配置に制限を設け、縦列分又は横列分の少なくとも一方が規則的な列をつくるようにしたものである。この配置をとることにより、線状レーザビームを用いて、該一列分を一括してアニーリングすることができる。回路設計上に制限が生じるが、アニーリング工程をきわめて簡易にすることができ、歩留まりの向上をはかるとともに、制作コストを低減することができる。

【0061】この実施例では、薄膜トランジスタの駆動 回路を構成する要素であるトランジスタが形成される部 分9をレーザビームスポット10を生じさせるレーザを 用いてアニーリングしたが、図7に示すように、トランジスタが形成される部分の配置を画素部2内のTFT配置と同じ横列又は縦列上にもってくることにより、線状スポット10'を有する線状レーザビームで両者を同時にアニーリングしてもよい。これによって、線状レーザビームを用いて、薄膜トランジスタ及び薄膜トランジスタの駆動回路を構成するトランジスタの一列分を一括してアニーリングすることができ、アニーリング工程をきわめて簡易にすることができ、歩留まりの向上をはかるとともに、制作コストを低減することができる。

【0062】実施例3.図8はこの発明の他の実施例によるレーザアニーリング方法を説明するためのアニーリング加工対象物の平面図であり、図において、図6に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、10a,10b,10cは、形状がその長手方向において被ポリシリコン化部(上記トランジスタ形成部)の縦又は横方向の総長よりも長い長さを持つような線状であるようなレーザビームのスポットである。

【0063】次に動作について説明する。上記実施例2では、薄膜トランジスタの駆動回路を構成する要素であるトランジスタが形成される部分9をレーザ照射したが、この実施例では回路設計に自由度を与え、代わりに駆動回路対応部分全体をアニーリングするものである。ただしこの際、線状レーザビームを図8に示すように密接してステップ&リピート照射するように工夫することで、小出力のレーザで全体をアニーリングすることが可能である。

【0064】実施例4. 図9はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図2に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、21 a は発振パルス幅200 n s のパルスレーザ光を放射するエキシマレーザである。

【0065】次に動作について説明する。エキシマレーザ21aは発振パルス幅が200nsと従来用いられてきたエキシマレーザに比べて発振パルス幅が長い特徴を有している。図10はこのエキシマレーザ21aの発振パルス波形を示す図である。

【0066】エキシマレーザ21aから出射されたレーザ光は反射ミラー23,24により偏向、走査され、ビームホモジナイザ27によりビーム強度の均一化を行なった後、レンズ系28(例えば、シリンドリカルレンズ)により細線状に集光され、真空チェンバ29に設けられた窓30を通じて真空チャンバ29内のアニーリング加工対象物31に照射される。真空チャンバ内は真空ポンプ33により $1\times10^{-4}$ Pa以下の圧力に保たれる。

【0067】レーザビームの整形は、実施例1と同様に、アニーリング加工対象物31に投影されたビームス

ポットの形状が、長手方向において被加工領域、例えば アモルファスシリコン膜のポリシリコン化する部分のい ずれかの辺の長さより長い長さを有し、幅方向におい て、被加工領域の複数の加工部のそれぞれの幅、例えば 薄膜トランジスタ形成部の幅より広く且つ、トランジス タが形成される列の間隔より小さい幅を持つようになさ れる。この際、アニーリング加工対象物31であるガラ ス基板の画素を作り込む部分に照射されたレーザビーム スポットはのビーム長手方向のレーザ光強度分布は図1 (b) に示すように均一である。また、図1 (a) に示 す画素を作り込む部分2の全体に渡ってポリシリコン化 するには、線状のレーザビームを基板に対して相対的に レーザビームの幅方向(短辺方向)に移動させなければ ならない。そのような相対的な移動は、レーザビームを 光学系によって偏向させるか、又は、アニーリング加工 対象物31を並進移動させることによって達成される。 【0068】レーザ光が照射されるとアニーリング加工 対象物31の表面の温度が急上昇し溶融する。そしてア ニーリング加工対象物31に到達するレーザ光が途絶え るとアニーリング加工対象物31の表面温度が低下し、 この過程で表面の結晶化が起こる。ここで、この実施例 の場合、エキシマレーザ21aから出射されるレーザ光 22の発振パルス幅が200nsと長い。このため発振 パルス幅が短いレーザ光を用いた場合に比べて加熱時間 が長く、さらにレーザ光強度がピークに達した後レーザ 発振が終了するまでの時間が長い。レーザ光照射時のア ニーリング加工対象物31表面の温度変化の一例を図1 1に示す。パルス幅30nsのエキシマレーザ光を照射 した場合、加工対象物表面温度は15ns程度の短時間 に急激に上昇し、融点TMを越す。レーザ強度がピーク 値を迎えた後低下し始めると表面温度も低下する。融点 TM付近では溶融部の潜熱により温度勾配が緩やかにな る。この部分で結晶化が進む。やがて溶融部の結晶化が 終わり固化すると、室温にむけて以後同一時定数にて温 度が低下していく。これに対して、この実施例のように レーザ発振パルス幅が200nsと長い場合には、図1 1に示すように、レーザ強度がピーク値を迎えた後表面 温度が低下し結晶化が進む部分の時間が長くなる。

【0069】前述したように、薄膜トランジスタ形成部のアニーリング加工では、溶融後の温度低下速度が遅く結晶化のための時間を長く取れるほど、得られるポリシリコン結晶の粒塊サイズが大きくなり、電子移動度の高いトランジスタを得ることができる。従って、この実施例では、パルス幅が200nsと長いレーザ光を用いているので結晶化が進む部分の時間を長くすることができ、粒塊サイズの大きなポリシリコン結晶を得ることができる。これにより、電子移動度が高く高速動作が可能なトランジスタを得ることができる。照射するレーザパルス幅とアニーリングにより得られるポリシリコン結晶の電子移動度との関係の例を図12に示す。電子移動度

はレーザパルス幅の増大に伴って増加する。アニーリングにより製作する薄膜トランジスタでは、 $100 \, \mathrm{cm}^2$  /  $V \, \mathrm{S} \, \mathrm{e}$  を越す電子移動度が要求される。図  $12 \, \mathrm{n}$  ら明らかなように、これを実現するためにはレーザアニール用のレーザ発振器としてパルス幅が  $50 \, \mathrm{n} \, \mathrm{s}$  以上のレーザを用いる必要があることがわかる。

【0070】以上述べたように、この実施例によれば、アニーリング加工時に幅方向の拡散により失われる熱を補い、十分な加熱効果を得ることができるレーザアニーリング装置を提供できる。かかる実施例をTFTアニーリング加工に適用することにより、アモルファスシリコンを細線状ビームにて十分加熱することができ、溶融後結晶化が進む部分の時間を長くすることができる。これにより粒塊が大きく電子移動度の高い良質のポリシリコン結晶を得ることができる。

【0071】実施例5.図13はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を概略的に示すブロック図であり、図において、図9に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、34a,34bはビームスプリッタ、35は全反射ミラー、36a,36bはレーザ光の伝搬を遅らせる光遅延部、37a,37bはそれぞれ、光遅延部36a,36bはそれぞれ、一般的に、複数の反射ミラーで構成されており、光遅延部に入射したレーザ光は反射ミラーで構成されており、光遅延部に入射したレーザ光は反射ミラーで折り返され、所望する遅延時間分だけ余計に空中伝搬させられる。尚、光学的遅延ステップは、光遅延部36a,36b、ビームスプリッタ34a,34b、及び全反射ミラー35によって実現される。

【0072】次に動作について説明する。エキシマレーザ等のレーザ発振器21から出射されたレーザ光22は、まず、ビームスプリッタ34aによって2つのビームに分割され、更にビームスプリッタ34bにより2つのビームに分割され、その結果3つのレーザビームに分割される。ビームスプリッタ34aで分割されたビームの一方は、例えばシリンドリカルレンズのような集光レンズ28により細線状に集光され、アニーリング加工対象物31に照射される。ビームスプリッタ34bによりさらに2つのビームに分割され、それぞれ光遅延部1の36a、光遅延部2の36bにより時間t1,t2だけ伝搬を遅らせた後、集光レンズ28により細線状に集光され、アニーリング加工対象物31に照射される。

【0073】図14は発振パルス幅30nsのエキシマレーザ光をビームスプリッタ34a, 34bにより3分割し、光遅延部1036a、光遅延部2036bにより時間 t1=20ns、 t2=40nsそれぞれ遅延させた後アニーリング加工対象物31に照射した場合の加工対象物31上でのビーム強度時間変化を示す図である。Aは光遅延部36a, 36bを通らずにアニーリング加

工対象物31に入射したレーザ光のパルス、Bは光遅延 部36aを通りt1=20nsだけ遅延されてアニーリ ング加工対象物31に入射したレーザ光のパルス、Cは 光遅延部36bを通りt2=40nsだけ遅延されてア ニーリング加工対象物31に入射したレーザ光である。 この場合、図14に示す様にアニーリング加工対象物3 1にはレーザビームA, B, Cが重畳されて照射され る。これにより、エキシマレーザ等のレーザ発振器21 が放射するレーザ光のパルス幅より長い時間アニーリン グ加工対象物31にレーザ光を照射することができる。 【0074】図14に示した例では、レーザ光源として パルス幅30nsのレーザ光を用いて、ビームスプリッ タによって3つのビームに分割して、その内2つのビー ムについては光遅延部36a, 36bにより時間 t1= 20 n s 、 t 2 = 40 n s それぞれ遅延させ再度合成す ることにより、ピーク値の半分以上のビーム強度が70 n s にわたるレーザ光を得て照射している。これによ り、上記実施例4に述べた長パルスビームを用いるの場 合と同様に、かかる実施例をTFTアニーリング加工に 適用することにより、加工対象物にて溶融後結晶化が進 む部分の時間を長くすることができ、粒塊サイズの大き なポリシリコン結晶を得ることができる。これにより電 子移動度が高く高速動作が可能なトランジスタを得るこ

【0075】光遅延部36a,36bとしては、反射ミラーで折り返して希望の遅延時間分だけ光を空中伝搬させる構成にしてもよいし、図15に示すように、所望する遅延時間だけ伝搬に要する長さの光ファイバ36c,36dを用いてもよい。

【0076】また、この実施例ではレーザビームを3つに分割し、その内2つのビームに所定の時間遅延を与えて再度合成してレーザ光のパルス幅を見かけ上増大させたが、レーザビームの分割数は2つでも4つ以上でもよく、同様の効果を奏する。

【0077】さらに、この実施例では1つのレーザビームを複数個に分割してそれぞれに所定の時間遅延を与えたが、複数のレーザ発振器から得られるレーザビームを用いてこれらの複数のレーザビームを時間をずらして照射してもよく、同様の効果を奏する。

【0078】実施例6.図16はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図9に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、21bはスパイカ・サステイナ方式エキシマレーザである。また、図17はスパイカ・サステイナ方式レーザの励起回路構成を示す図であり、図において、40はレーザガスを封入するチャンバ、41はチャンバ40内のレーザガス中に設けられた第1の電極、42はチャンバ40内のレーザガス中において第1の電極41と相対するように設けられた第2の主電極、43は第1の電極

41と第2の電極42との間に印加された電圧によって起こったレーザ媒質を励起する放電、44は第1及び第2の主電極41,42に並列に接続されたスパイカコンデンサ、45はスパイカコンデンサ44を充電するスパイカ充電用電源、46は第1及び第2の主電極41,42にスイッチング素子を介して並列に接続されたサステイナコンデンサ、47はサステイナコンデンサ46を充電するサステイナ充電用電源、48は予備電離容電源、49は予備電離用誘電体、50は予備電離用補助電極、51はスパイカ回路とサステイナ回路を分離するスイッチ素子としての磁気飽和スイッチである。

【0079】次に動作について説明する。レーザチャンバ40にレーザガスを封入した後、先ず予備電離用誘電体39を介して予備電離用補助電極50と主電極41,42間に電圧を印加し、主電極41,42間に予備電離電子を供給する。

【0080】この後、スパイカ充電用電源45により充 電されたスパイカコンデンサ44から主放電電極41, 42間に電力を供給し、主放電電極41,42間の放電 43を開始させる。この時点までは磁気飽和スイッチ5 1はオフしており、主放電電極41,42間の放電43 はスパイカコンデンサ44のみから供給されるエネルギ により生ずる。次に、サステイナコンデンサ46をサス テイナ充電電源47により充電した後、スパイカ回路に よる放電が終了する前に磁気飽和スイッチ51をオンす る。これによりスパイカ回路から供給されるエネルギで 開始された主放電部に、サステイナコンデンサ46に充 電したエネルギを注入することができる。このようにス パイカ・サステイナ方式エキシマレーザ21bでは放電 場に2段階にエネルギを注入することができ、従来用い られてきたエキシマレーザに比べて長い発振時間を得る ことができる。

【0081】図18はスパイカ・サステイナ方式エキシマレーザにより得られたレーザ発振波形の例を示す図である。このように、スパイカ・サステイナ方式エキシマレーザ21bが放射するレーザ発振光の半値幅は約190nsとなり、従来用いてきたパルス幅17nsに比べて十倍以上長いレーザ光パルス得ることができる。従って、図16に示す様に、スパイカ・サステイナ方式エキシマレーザ21bをレーザアニーリング装置に用いれば、パルス幅が従来の装置に比べて十分長いレーザ光を加工対象物に照射することができる。これにより、かかる実施例をTFTアニーリング加工に適用することにより、ポリシリコンの結晶化が進む部分の時間を長くすることができ、粒塊サイズの大きなポリシリコン結晶を得ることができる。これにより電子移動度が高く高速動作が可能なトランジスタを得ることができる。

【0082】実施例7.図19はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図2に示す参照符

号と同一の符号は同一又は相当する構成要素を示しており、31 a はアニーリング加工対象物であるアモルファスシリコン膜、31 b はアモルファスシリコン膜31 a が形成された基板、D はアモルファスシリコン膜31 a の溶融再結晶化を行う第1のレーザ光、E はアモルファスシリコン膜31 a の補助加熱を行う第2のレーザ光、21は第1のレーザ光Dを発生する第1のレーザ発振器、37は第2のレーザ光Eを発生する第2のレーザ発振器、38は第2のレーザ光Eのビーム形状を線状に整形するビーム整形光学系、39は第2のレーザ光Eの進行方向を変更するベンディングミラーである。尚、補助加熱ステップは主に第2のレーザ発振器37により実現される。

【0083】既に述べたように、溶融再結晶時のポリシ リコン結晶の粒塊サイズは、溶融後の温度低下速度が遅 く結晶化のための時間を長く取れるほど大きくなる傾向 がある。従って、アモルファスシリコンが一旦溶融し、 再結晶化する際の温度低下速度を低減することにより、 粒塊が大きく電子移動度の高いポリシリコン層を形成す ることができる。このため、単一のレーザ光を用いた従 来のレーザアニーリング方法においては、アニーリング 加工対象物であるアモルファスシリコン薄膜を形成した 基板全体をヒータで加熱することにより温度低下速度の 低減を図っていた。これに対して、アニーリング加工に おいてレーザビームと基板との間で~10μ m程度の位 置精度が必要となるので、この発明の上記実施例の如く 線状レーザビームを用いてレーザアニーリングを行う場 合、従来のように基板全体を加熱してしまうと、熱によ る基板の変形のため加工精度が低下するという問題点が ある。

【0084】また、線状レーザビームを用いたレーザアニーリングは、図2に示した精密テーブル等の台32にアモルファスシリコン膜を形成した基板を固定し、精密テーブルを順次移動させながら標的とする薄膜トランジスタ形成列に対しアニーリングを行っていくが、基板全体を加熱した場合、基板の熱が精密テーブルに伝わると熱膨張により精密テーブルの移動精度が低下するため、基板と精密テーブルとの間では断熱を保たねばならず、基板の保持機構が複雑になるという問題点がある。

【0085】この実施例は、以上の問題点を解決するために補助加熱用のレーザ発振器をさらに具備したもので、これにより大粒径且つ均一な結晶性を有するポリシリコン層を形成するものである。

【0086】次に動作について説明する。第1のレーザ発振器21より出射した第1のレーザ光Dは、ビーム整形光学系であるビームホモジナイザ27及びレンズ28によりアモルファスシリコン膜31a上で線状集光するよう整形され、アモルファスシリコン膜31aに照射される。第2のレーザ発振器37より出射した第2のレーザ光Eも同様にビーム整形光学系38によりアモルファ

スシリコン膜31a上でのビーム形状が線状となるよう整形され、アモルファスシリコン膜31aに照射される。このとき第2のレーザ光Eのアモルファスシリコン膜31a上における照射位置が、第1のレーザ光Dによる照射位置とほぼ同位置となるように、第2のレーザ光Eの進行方向はベンディングミラー39により調整される。

【0087】図20はこの実施例における第1のレーザ 光Dと第2のレーザ光Eとのアモルファスシリコン膜3 1a上におけるビーム照射領域を示すものであり、図に おいて、60は第1のレーザ光Dのビーム照射領域、6 1は第2のレーザ光Eのビーム照射領域である。

【0088】図20に示すように、アモルファスシリコン膜31a上の第2のレーザ光Eのビーム照射領域61は、幅、長さともに第1のレーザ光Dのビーム領域60よりも大なる寸法を有しており、また、第2のレーザ光Eの照射領域61が、第1のレーザ光Dの照射領域60を覆うように、第1及び第2のレーザ光D, Eの照射位置を調整している。このように、第2のレーザ光Eの照射領域61が、第1のレーザ光Dの照射領域60を覆うようビーム形状、照射位置を設定しているので、第1のレーザ光Dの照射位置と第2のレーザ光Eの照射位置とのズレをある程度許容することが可能となる。

【0089】図21はこの実施例における第1のレーザ光Dと第2のレーザ光Eの光強度の時間変化を示した図であり、図において、Dは第1のレーザ光Dの光強度の時間変化、Eは第2のレーザ光Eの光強度の時間変化を示している。第2のレーザ光Eのピーク強度は、アモルファスシリコン膜を溶融せしめる第1のレーザ光Dのピーク強度に比べ非常に低く、また、第2のレーザ光Eの時間幅は、第1のレーザ光Dの時間幅に比べ短い。また、第1のレーザ光Dは第2のレーザ光Eの照射中にアモルファスシリコン膜への照射が開始して完了するよう、第1及び第2のレーザ光D,Eの照射タイミングは制御される。

【0090】図22はレーザアニール時のアモルファスシリコン膜31aの表面温度の時間変化を示しているグラフ図であり、図において、62はこの実施例によるレーザアニーリング装置によりアニーリングを行ったときのアモルファスシリコン膜31aの表面温度、63は単一のレーザ光のみを用いる従来の方法でアニーリングを行ったときのアモルファスシリコン膜の表面温度である。この実施例によるレーザアニーリング装置を用いてアニーリングを行った場合、第2のレーザ光Eを照射しアモルファスシリコン膜31aを補助加熱しながら、第1のレーザ光Dを照射することにより溶融再結晶化を行うので、単一のレーザ光のみを用いた従来の場合に比べ、図22に示すように、アモルファスシリコン表面の温度がピークに到達したのち温度の低下する速度が遅くなっている。

【0091】以上のように、第2のレーザ光Eを用いて アモルファスシリコン膜31aを補助加熱している間 に、第1のレーザ光Dでアモルファスシリコン膜の溶融 再結晶化を行えば、アモルファスシリコン膜31aがピ ーク温度に達した後の温度低下速度を効果的に減少させ ることが可能となるので、粒径が大きく電子移動度の高 いポリシリコン層を形成することができる。また、この 実施例で示したように第2のレーザ光Eを用いてアモル ファスシリコン膜31aの補助加熱を行えば、第2のレ ーザ光Eのビーム形状を第1のレーザ光Dと同じく線状 に整形することにより、アモルファスシリコン膜31a 上の補助加熱する領域をポリシリコン化する部位の周囲 のみに限定することが可能となるので、不必要な領域で の熱の消費を防ぐことができるばかりでなく、アモルフ アスシリコン膜31aを形成した基板31bの保持機構 の構成において熱の影響を考慮する必要がなくなり、そ の結果簡易な機構で基板31bを保持することができ る。また、第2のレーザ光Eを用いて補助加熱を行う と、アモルファスシリコン膜31a自体の光吸収により 温度が上昇するため、瞬時にポリシリコン化領域の加熱 を行うことができる。

【0092】尚、この実施例では、第2のレーザEをアモルファスシリコン自体に吸収させ補助加熱を行う方法を示したが、第2のレーザ光Eの波長として、基板31 bがレーザ光を吸収するような波長を選択し、第2のレーザ光Eで基板31bを補助加熱しても同様な効果が得られることはいうまでもない。

【0093】実施例8. 図23はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成図であり、図において、図19に示す参照符号と同一の符号は同一又は相当する構成要素を示している。この実施例では上記した実施例7とは異なり、アモルファスシリコン膜31aの表面に対し、第1のレーザ光Dの照射方向とは逆側から第2のレーザ光Eの照射を行っている。第2のレーザ光Eの波長として、基板31bがレーザ光をある程度透過し、アモルファスシリコンがレーザ光を吸収するような波長が選択される。

【0094】次に動作について説明する。第1のレーザ発展器21より出射した第1のレーザ光Dは、ビーム整形光学系であるビームホモジナイザ27及びレンズ28によりアモルファスシリコン膜31aに照射される。第2のレーザ発振器37より出射した第2のレーザ光Eも同様にビーム整形光学系38によりアモルファスシリコン膜31a上でのビーム形状が線状となるよう整形され、基板31bを透過した後アモルファスシリコン膜31aに照射される。このとき、第2のレーザ光Eのアモルファスシリコン膜31aに照射される。このとき、第2のレーザ光Eのアモルファスシリコン膜31a上における照射位置が、第1のレーザ光Dによる照射位置とほぼ同位置となるように、第2のレーザ光Eの進行方向はビーム整形光

学系38に含まれる光学系又は図示していない反射ミラーにより調整される。また、上記実施例7と同様に、図20に示すように、アモルファスシリコン膜31a上の第2のレーザ光Eのビーム照射領域61は、幅、長さともに第1のレーザ光Dのビーム領域60よりも大なる寸法を有しており、また、第2のレーザ光Eの照射領域61が、第1のレーザ光Dの照射領域60を覆うように、第1及び第2のレーザ光D, Eの照射位置を調整している。

【0095】これにより、上記実施例7と同様に、第2 のレーザ光Eを用いてアモルファスシリコン膜31aを 補助加熱している間に、第1のレーザ光Dでアモルファ スシリコン膜の溶融再結晶化を行えば、アモルファスシ リコン膜31aがピーク温度に達した後の温度低下速度 を効果的に減少させることが可能となるので、粒径が大 きく電子移動度の高いポリシリコン層を形成することが できる。また、アモルファスシリコン膜31a上の補助 加熱する領域をポリシリコン化する部位の周囲のみに限 定することが可能となるので、不必要な領域での熱の消 費を防ぐことができるばかりでなく、アモルファスシリ コン膜31aを形成した基板31bの保持機構の構成に おいて熱の影響を考慮する必要がなくなり、その結果簡 易な機構で基板31bを保持することができる。また、 第2のレーザ光Eを用いて補助加熱を行うと、アモルフ ァスシリコン膜31a自体の光吸収により温度が上昇す るので、瞬時にポリシリコン化領域の加熱を行うことが できる。

【0096】尚、この実施例では、第2のレーザ光Eをアモルファスシリコン自体に吸収させ補助加熱を行う方法を示したが、第2のレーザ光Eの波長として、基板31bがレーザ光を吸収するような波長を選択し、第2のレーザ光Eで基板31bを補助加熱しても同様な効果が得られることはいうまでもない。

【0097】実施例9. 図24はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図2に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、70はレンズ、71はフーリエ変換型位相ホログラム(以下ホログラムと略す)、72はレンズ70及びホログラム71から構成されるビーム整形光学系である。即ち、レンズ70及びホログラム71は、アニーリング加工対象物31上で長手方向に均一なレーザ強度分布を有する線状レーザビームを得るためのビーム整形光学系72を構成している。

【0098】実施例1で述べたように、一般に、線状レーザビームのような均一な強度分布を作り出すビーム整形光学系として図3及び図4に示したビームホモジナイズ光学系とシリンドリカルレンズとの組み合わせが用いられるが、例えば図3に示したようビームホモジナイザでは、レーザビームの小さな一部分が拡大されて他の部

分と大きく重ね合わせられるために、お互いに干渉して 干渉縞ができてしまい、均一な強度分布にならないとい う問題点がある。また、均一強度分布以外の任意の強度 分布を作り出すことも大変困難である。

【0099】さらに、エキシマレーザは、短パルスの放電励起レーザであり、放電の不安定性や、共振器内で発振モードが十分に形成されないので、パルスごとのビームプロファイルやビームの重心が不安定になっている。さらに、放電電極の消耗などにより長期的にもビームプロファイルやビームの重心が変化する。従って、図4に示したビームホモジナイザでは、ビームの重心がずれると中央から分割できなくなってしまうという問題点がある。また、設計どうりのビームプロファイルにならないと、重ね合わせても均一な強度分布にならない。

【0100】このように、従来のビームホモジナイズ光学系は、短パルスレーザに対して安定に均一な強度分布をつくることができず、安定な線状レーザビームを実現するのが困難であるため、安定なアニールは難しかった。

【0101】このような問題点を解消するために、この

実施例によるレーザアニーリング装置は、ビーム整形光 学系72を構成する重要な要素としてフーリエ変換型位 相ホログラムタイプのホログラム71を具備している。 【0102】次に動作について説明する。レーザ発振器 21から発せられたレーザ光は、レンズ70及びホログ ラム71から構成されるビーム整形光学系72を通る。 この際、レーザ光はレンズ70によって基板31上に照 射されるが、図25に示す様に、レンズ70と基板31 との間に設けられたホログラム71によって基板31上 に一直線上に並んだいくつもの重なりあった照射スポッ トを持つように空間変調される。ホログラム71は、そ れぞれの照射スポットを基板31上の任意の位置に、任 意の強度で配置することができる。この実施例では、図 26 (a) に示すように一直線上に照射スポットが並ぶ ようなホログラム71を用い、図26(b)に示すよう にそれぞれの照射スポットが重なりあうように調整す る。これにより、基板31上で長手方向に均一なレーザ 照射強度分布を持つ線状レーザビームを得ることがで き、安定なレーザアニールを実行することができる。

【0103】図27はこの実施例によるホログラム71によって生成される複数のスポットの重なりぐあいを示す図である。均一な強度分布を得るためには、図27に示すように重なり合わせる照射スポットは、それぞれの照射スポットの半値幅よりも小さな間隔で配置されて互いに一部が重ね合わせられなければならない。 隣り合う照射スポットの中心間の距離、即ち重ね合せ間隔は狭いほど同一点上に重ね合わされる照射スポットの数が増すので、強度分布均一性は高くなる。しかしながら、レーザ光の空間的可干渉距離よりも狭い間隔で重ね合せると、干渉縞によってかえって均一性が悪くなる可能性が

あるので、重ね合せ間隔は狭ければよいというものではない。

【0104】ホログラム71としては、設計したパターン、即ち一直線上に並ぶ複数の照射スポットへ回折する 光のエネルギーの割合である回折効率の高い位相ホログ ラムを用い、光利用効率を高めている。これによって、 レーザ出力の数10%のエネルギーが実際のアニーリン グ加工に利用できるようになる。 【0105】次にホログラム71によるレーザ光の空間変調の方法について説明する。例えば、文献ジーグマン(A.E. Siegman) 「レーザー("LASERS")」に示されるように、ABCD光線行列で表わされる光学系を通して伝播する光の回折像は次のように計算できる。

【0106】 【数1】

$$g(x_2) = \sqrt{\frac{i}{B\lambda}} e^{-ikL_0} \int u(x_1) e^{-i\frac{\pi}{B\lambda} \left[Ax_1^2 - 2x_1x_2 + Dx_2^2\right]} dx_1$$

【0107】この入力像 $u(x_1)$ に空間周波数aで位相が変化する変調板を重ね合せると、回折像は次のようになる。

【0108】 【数2】

$$g'(x_{2}) = \sqrt{\frac{i}{B\lambda}} e^{-ikL_{0}} \int u(x_{1}) e^{-i(2\pi\alpha x_{1} + \phi)} e^{-i\frac{\pi}{B\lambda} [Ax_{1}^{2} - 2x_{1}x_{2} + Dx_{2}^{2}]} dx_{1}$$

$$= \sqrt{\frac{i}{B\lambda}} e^{-ikL_{0}} \int u(x_{1}) e^{-i\phi} e^{-i\frac{\pi}{B\lambda} [Ax_{1}^{2} - 2x_{1}x_{2} + Dx_{2}^{2} + 2B\lambda\alpha x_{1}]} dx_{1}$$

$$= e^{iDB\lambda\pi\alpha^{2}} \cdot e^{-i(2\pi D\alpha x_{2} + \phi)} \cdot \sqrt{\frac{i}{B\lambda}} e^{-ikL_{0}} \int u(x_{1}) e^{-i\frac{\pi}{B\lambda} [Ax_{1}^{2} - 2x_{1}(x_{2} - B\lambda\alpha) + D(x_{2} - B\lambda\alpha)]} dx_{1}$$

$$= e^{iDB\lambda\pi\alpha^{2}} \cdot e^{-i(2\pi D\alpha x_{2} + \phi)} \cdot g(x_{2} - B\lambda\alpha)$$

【0109】右辺の $g(x_2-B\lambda a)$ は変調板を挿入 していないときの回折像であるg(x。)をBlaだけ 移動させたものである。右辺のその他の項は位相だけを 変化させる項である。入力像 u (x,)空間周波数 a を 持った変調板を重ね合せるとBλαずれた位置に像が現 われ、空間周波数 a 1 と空間周波数 a 2 の成分が等しい 強度で重なりあった変調板を重ね合せると、Bla,及 びBλa,ずれた位置に2つの像が現われる。これよ り、いくつかの空間周波数成分を重ね合せてできた位相 分布を持つ変調板としての位相ホログラムを光学系に挿 入すると、それぞれの空間周波数に相当する位置にいく つかの像を作ることができる。像と像との距離を互いに インコヒーレントになる程度に離せば、像の位相は任意 の値でも干渉しないので、図25に示したようにレンズ 70による集光光学系にこのようなホログラム71を挿 入することにより、基板31上に一直線上に並んだ複数 の照射スポットを形成し、それらの照射スポットを互い に重なりあうように配置することにより、アニールに適 した任意の照射強度分布を作り出すことができる。

【0110】ホログラム71の位相分布パターンは各照射スポット即ち転写パターンそれぞれの位置に相当する空間周波数を重ね合せて決定される。ホログラム71の位相分布パターンは計算機で計算することによって決定することもできる。ホログラム71は滑らかな位相分布をいくつかの段階に量子化して製作することもできる。この実施例では、ホログラム71は様々な空間周波数を任意の初期位相で重ねあわせるものとしている。このようなホログラム71では、位相を量子化する場合でも、重ね合わせる初期位相をパラメータとして量子化誤差が最小になるように最適化でき、高回折効率、低ノイズのホログラム71をパターニングできる。

【0111】図28はこの実施例による位相ホログラム形式のホログラム71のパターニング方法を説明するための図であり、図28(a)は、複数のセルに分割されたホログラム71の一部における、位相を0度と180度の2段階に量子化して計算機によって算出された位相

分布パターンを拡大して示しており、74は位相0度部、75は位相180度部である。また、図28(b)は、ホログラム71の位相分布パターン全体を示している。このように、ホログラム全体を多数のセルに分割し、それぞれのセルにおいて2段階に量子化して重ね合わせる初期位相をパラメータとして量子化誤差が最小になるように最適化して位相を決めていく方法でパターニングしている。レーザ用のホログラムを製作する場合、使用できる材料が限られている。しかしながら、この実施例のように位相を量子化して計算機でパターンを決定すれば、限られた材料であっても実際の製作は比較的容易である。

【0112】図29はホログラム71の製作方法を説明するための図であり、711は位相シフト膜、712は位相シフト部、713は屈折率変化部、714は位相シフト膜711,位相シフト部712,又は屈折率変化部713が形成された合成石英等の基板である。図29

(a) は基板 7 1 4 に位相シフト膜 7 1 1 をつけて位相分布を作る方法を示しており、このような位相ホログラムは位相シフト膜 7 1 1 の膜厚によって位相シフト量が決まるが膜圧の制御は比較的容易であるので、位相誤差は小さい。図 2 9 (b) は合成石英等の基板 7 1 4 をエッチングし、エッチング溝により位相シフト部 7 1 2 を形成し位相分布を作る方法を示しており、図 2 9 (a) に示したような耐光強度が比較的低い位相シフト膜と基板と間の界面がないので、ホログラムの耐光強度を向上させることができる。図 2 9 (c) は合成石英等の基板 7 1 4 に屈折率変化部 7 1 3 を作ることによって位相シフト部を形成し位相分布を作る方法を示しており、この方法でもやはり界面がなくなるので、ホログラムの耐光強度を向上させることができる。

【0113】以上示したように、この実施例によるレーザアニーリング装置によれば、ホログラムを用いた光学系により、ビームホモジナイザ光学系の欠点を克服することができ、アニーリング加工対象物をアニールに適したレーザ照射強度分布でレーザ照射することができるので、安定で均一なレーザアニールを実行できる。

【0114】実施例10.図30はこの発明の他の実施例によるレーザアニーリング方法を実現する装置によるアニーリング加工対称物上での照射スポットを示す図である。この実施例によるレーザアニーリング装置の構成は、基本的には図24に示した実施例9によるものと同一である。

【0115】上記実施例9によるホログラムによって、 線状レーザビームの長手方向は均一な強度分布が得られ るが、幅方向の強度分布は単一の照射スポットの強度分 布がそのまま反映されるので、レーザアニールにおいて 許容される強度を持つ領域は狭い範囲に限られる。この ようなレーザビームでアニールを行う場合、薄膜トラン ジスタ形成部1列をこの許容範囲内に収めるためには、 精度の高いアライメントを行うことが必要になることがある。そこで、この実施例によるホログラムは、図30(a)に示すように、平行な2本の直線上にそれぞれ複数の照射スポットを作るように構成されている。

【0116】次に動作について説明する。図30(a) に示すような照射スポットを生成するホログラムを用い て、図30(b)に示すようにそれぞれの照射スボット が長手方向に重なりあって線状のビームを形成するとと もに、2本の線状レーザビームも互いに1つの照射スポ ットの強度分布の半値幅程度の重ね合せ距離で重なり合 うように調整する。これによって、図31(a)に示す 実施例9等によって形成されるアニーリング加工対称物 上における1つの線状レーザビームの幅方向の強度分布 と比べると、図31(b)に示すように前記重ね合わせ 距離で2本の線状レーザビームが重なり合い、幅方向に ついても均一強度分布を持つ範囲が広がっている。これ により、照射位置のアライメント精度を緩和することが でき、安定なアニールが可能になる。さらに、多くの平 行な線状レーザビームを重ねることにより幅方向の均一 強度領域を広げることができ、さらに照射位置のアライ メント精度を緩和できる。

【0117】実施例11.図32はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図24に示す参照符号と同一の符号は同一又は相当する構成要素を示している。この実施例によるレーザアニーリング装置の構成は、基本的に図24に示した実施例9によるものと同一である。

【0118】実施例9ではホログラム71はレンズ70の後方に配置されていたのに対して、この実施例では、ホログラム71はレンズ70の前側の焦点位置に配置されている。

【0119】次に動作について説明する。図32に示したこの実施例によるホログラム71及びレンズ70の配置においては、ホログラム71で分割されたレーザビームそれぞれの主光線がレンズ70によって元の光軸と平行になる。このため、基板31に入射する全てのレーザビームの主光線を基板31に垂直に入射させることができる。基板31に対して光の入射角度が異なると、基板31の光反射率や光吸収率が変化してしまい、たとえ照射強度分布が均一であっても、基板31に吸収される光エネルギーが均一でなくなり、アニールが不均一になることにより、基板31に入射するレーザビームの主光線がすべて同じ角度で入射するため、光入射角の影響がなくなり均一で安定なアニールが可能になる。

【0120】実施例12.図33はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図24に示す参照符号と同一の符号は同一又は相当する構成要素を示し

ており、80は少なくとも線状のビーム形状の長手方向と垂直方向にレーザビームのビーム幅を拡大するための凹面のシリンドリカルレンズである。図33(a)はこの実施例によるレーザアニーリング装置の平面図を示しており、図33(b)はその側面図を示している。

【0121】上記実施例9から11においては、レーザ発振器から出射されたレーザ光は、そのまま線状のビーム形状に整形されていたため、レーザ発振器からのビーム発散角が大きい場合には、トランジスタ形成部の列間隔より小さい幅に集光できず、トランジスタ形成部の列間隔を小さくして高精細の液晶ディスプレイを製作することができないという問題点がある。

【0122】この実施例は、このような問題点を解消するためになされたもので、そのために凹面のシリンドリカルレンズ80を具備している。

【0123】次に動作について説明する。レーザ発振器21から出射されたレーザ光は、凹面のシリンドリカルレンズ80、凸レンズ70、ホログラム71と伝搬され線状レーザビームに整形されて、アニーリング加工対象物である基板31上のトランジスタ形成部に照射されるが、この途中でレーザ光は凹面のシリンドリカルレンズ80により線状レーザビームの長手方向と垂直方向に拡げられる。

【0124】一般に、焦点距離fの凸レンズを用いて光を集光した場合、最小の集光幅ω。は、

 $\boldsymbol{\omega_0} = \boldsymbol{f} \, \cdot \, (\boldsymbol{\alpha} \, \cdot \, \boldsymbol{\lambda} / \boldsymbol{D})$ 

で表される。

【0125】ここで、 $\lambda$ はレーザ光の波長、Dはレーザ光が凸レンズに入射するときのビームの幅、 $\alpha$ はレーザビームのプロファイルやレーザ発振器 21 が出射されるレーザ光の発散角で決まる定数である。

【0126】従って、集光幅ω。を小さくするには、凸レンズの焦点距離f、若しくはレーザ光の波長λを小さくする必要がある。又は、凸レンズに入射するときのレーザビームの幅Dを大きくする必要がある。

【0127】しかしながら、焦点距離fを小さくすると、凸レンズの収差が大きくなり、むしろ集光幅が大きくなる。加えて、凸レンズ70と基板31との間隔が近づくことになるため、基板31からの飛散物が凸レンズ70に付着するなどの弊害がある。また、レーザ光の波長を小さくするとレンズ材料の選定が困難となり、レーザ発振器21の安定性が悪くなる。

【0128】凹面のシリンドリカルレンズ80に入射するビーム幅dのレーザ光を凹面のシリンドリカルレンズ80によって、凸レンズ70に入射するときにはビーム幅を拡大してDとすることにより、レーザ発振器のビーム発散角で決まる $\alpha$ が大きくても、 $\alpha$ の値を小さく抑えることができる。即ち、ビーム発散角の大きなレーザ発振器21でも集光幅を小さくできる。また、同一の $\alpha$ を持つレーザビームを用いる場合は、最小の集光幅 $\alpha$ 。

をd/Dに縮小することができ、この分だけ微細なトランジスタ形成部の列幅を小さくすることができる。

【0129】なお、この実施例では、凸レンズ70に入射するビーム幅を大きくするために、凹面のシリンドリカルレンズ80を使用したが、重ね合わせピッチが十分小さい場合、線状レーザビームの長手方向と平行方向にビーム幅を拡大して集光幅が小さくなっても均一な線状レーザビームが得られるときは、凹面のシリンドリカルレンズの代わりに通常の凹面レンズを用いても良い。

【0130】実施例13.図34はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図33に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、81は反射ミラー、82は少なくとも線状のビーム形状の長手方向と垂直方向にビーム幅を拡大するための凸面のシリンドリカルミラーである。図34(a)はこの実施例によるレーザアニーリング装置の平面図を示しており、図34(b)はその側面図を示している。この実施例では、上記実施例12の凹面のシリンドリカルレンズの代わりに凸面のシリンドリカルミラー82を用いる。

【0131】次に動作について説明する。上記したよう に、入射するレーザ光のビーム幅を大きくすることによ り、ビーム発散角の大きなレーザ発振器21でも集光幅 を小さくでき、且つ同一の発散角を持つレーザビームを 用いる場合は、最小の集光幅を縮小することができ、こ の分だけ微細なトランジスタ形成部の列幅を小さくでき る。レーザ発振器21から出射されたレーザ光は、反射 ミラー81で反射された後、凸面のシリンドリカルミラ -82、レンズ70、ホログラム71と伝搬され、線状 レーザビームに整形されて、アニーリング加工対象物で ある基板31上のトランジスタ形成部に照射されるが、 この途中でレーザ光は凸面のシリンドリカルミラー82 により線状レーザビームの長手方向と垂直方向に拡げら れる。これにより、実施例12と同様に、凹面のシリン ドリカルミラー82に入射するビーム幅dのレーザ光を 凹面のシリンドリカルミラー82によって、凸レンズ7 Oに入射するときにはビーム幅を拡大してDとすること により、ビーム発散角で決まる $\alpha$ が大きくても、 $\omega$ 。の 値を小さく抑えることができる。即ち、ビーム発散角の 大きなレーザ発振器21でも集光幅を小さくできる。ま た、同一のαを持つレーザビームを用いる場合は、最小 の集光幅 $\omega_a$ をd/Dに縮小することができ、この分だ け微細なトランジスタ形成部の列幅を小さくすることが できる。

【0132】実施例14. 図35はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図33に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、83は少なくとも線状のビーム形状の長手方向

と垂直方向にビーム幅を拡大するための凹面のシリンド リカルレンズ及び凸面のシリンドリカルレンズ、又は凸 面のシリンドリカルミラー及び凹面のシリンドリカルミ ラーから成るビームエキスパンダーである。図35

(a) はこの実施例によるレーザアニーリング装置の平面図を示しており、図35(b) はその側面図を示している。この実施例では、実施例12の凹面のシリンドリカルレンズの代わりに線状のビーム形状の長手方向と垂直方向にビーム幅を拡大するための凹面のシリンドリカルレンズ及び凸面のシリンドリカルレンズから成るビームエキスパンダー83を用いる。

【0133】次に動作について説明する。レーザ発振器 21から出射されたレーザ光は、ビームエキスパンダー 83、レンズ70、ホログラム71と伝搬され、線状レ ーザビームに整形されて、アニーリング加工対象物であ る基板31上のトランジスタ形成部に照射されるが、こ の途中でレーザ光はビームエキスパンダー83により線 状レーザビームの長手方向と垂直方向に拡げられ、実施 例12と同様に、ビームエキスパンダー83に入射する ビーム幅 d のレーザ光をビームエキスパンダー83によ って、凸レンズ70に入射するときにはビーム幅を拡大 してDとすることにより、ビーム発散角で決まるαが大 きくても、ω。の値を小さく抑える抑えることができ る。即ち、ビーム発散角の大きなレーザ発振器21でも 集光幅を小さくできる。また、同一のαを持つレーザビ ームを用いる場合は、最小の集光幅ω。をd/Dに縮小 することができ、この分だけ微細なトランジスタ形成部 の列幅を小さくすることができる。また、この実施例で は、レーザ光がレンズ70に入射する際、ビーム幅の広 い平行ビームとなっているので、実施例12の凹面のシ リンドリカルレンズを用いた場合のように、凹面のシリ ンドリカルレンズ80とレンズ70との距離により入射 ビーム幅が変化することなく、安定した集光幅でトラン ジスタ形成部に照射することができる。

【0134】実施例15.図36はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図33に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、84は少なくとも線状のビーム形状の長手方向と垂直方向に不安定型共振器を組むためのミラー対である。図36(a)はこの実施例によるレーザアニーリング装置の平面図を示しており、図36(b)はその側面図を示している。

【0135】上記した実施例9等においては、レーザ発振器からのビーム発散角が大きい場合には、レーザ発振器から出射されたレーザ光を線状のビーム形状に整形してもトランジスタ形成部の列間隔より小さい幅に集光できず、またトランジスタ形成部の列間隔を小さくして高精細の液晶ディスプレイを製作することができないという問題点がある。この実施例によるレーザアニーリング

装置は、かかる問題点を解消するために線状のビーム形 状の長手方向と垂直方向のビーム発散角を低減する不安 定型共振器84を備えている。

【0136】次に動作について説明する。不安定型共振器84を具備したレーザ発振器21から出射されたレーザ光は、レンズ70、ホログラム71と伝搬され、線状レーザビームに整形されて、アニーリング加工対象物である基板31上のトランジスタ形成部に照射される。

【0137】既に述べたように、一般に、焦点距離 f の 凸レンズを用いて光を集光した場合、最小の集光幅  $\omega_0$  は、

 $\omega_0 = f \cdot (\alpha \cdot \lambda / D)$ で表される。

【0138】ここで、λはレーザ光の波長、Dはレーザ光が凸レンズに入射するときのビームの幅、αはレーザビームのプロファイルやレーザ発振器21から出射されるレーザ光の発散角で決まる定数である。

【0139】集光幅 $\omega_0$ を小さくするには、凸レンズの 焦点距離 f、レーザ光の波長 $\lambda$ を小さくするか、若しく は凸レンズに入射するときのレーザビームの幅Dを大き くするか、又は、焦点距離 f、レーザ光の波長 $\lambda$ 、凸レ ンズに入射するときのレーザビームの幅Dが変わらない とすれば、ビーム発散角を小さくする必要がある。

【0140】実施例9等によるレーザアニーリング装置では、線状レーザビームの集光幅をできるだけ小さくするため、通常のレーザ発振器では発散角が小さいとされる、電極方向と垂直な方向のビームを線状レーザビームの幅方向となるように構成することが多い。しかしながら、安定型共振器を用いた場合にはこの方向の発散角の小ささにも限界があるため、集光幅を十分小さくできない。

【0141】この実施例によるレーザアニーリング装置は、電極方向と垂直な方向においてレーザビームのビーム発散角を抑えるような不安定型共振器84を備え、且つ線状のビーム形状の長手方向と垂直方向を電極方向と垂直方向となるようにしている。これによって、不安定型共振器84から出射されるビームの発散角は、安定型共振器から出射されるビームの発散角に比べ十分小さいため、集光幅がその分小さくなり、微細なトランジスタ形成部の列幅を小さくできる。

【0142】実施例16.図37はこの発明の他の実施例によるレーザアニーリング方法を実現する装置の構成を示すブロック図であり、図において、図33に示す参照符号と同一の符号は同一又は相当する構成要素を示しており、85はレーザ光軸に対して軸対称に不安定型共振器を組むためのミラー対である。図37(a)はこの実施例によるレーザアニーリング装置の平面図を示しており、図37(b)はその側面図を示している。

【0143】上記実施例15では、電極方向と垂直な方向のレーザビームのビーム発散角を減少させるために不

安定型共振器を構成したが、この実施例によるレーザア ニーリング装置は、軸対称な不安定型共振器85を具備 している。

【0144】次に動作について説明する。軸対称な不安定型共振器85が組み込まれたレーザ発振器21から出射されたレーザ光は、レンズ70、ホログラム71と伝搬され、線状レーザビームに整形されて、アニーリング加工対象物である基板31上のトランジスタ形成部に照射される。重ね合わせピッチが十分小さい場合は、線状レーザビームの長手方向と平行方向に対するビーム発散角を小さくしても均一な線状レーザビームが得られるときは、このような両者の方向に不安定共振器となる軸対称の不安定型共振器85を用いることにより、微細なトランジスタ形成部の列幅を小さくできる。

#### [0145]

【発明の効果】以上のように、請求項1の発明によれば、レーザ発振器から放射されたレーザビームのビーム断面形状を整形して、ビーム断面形状が長方形状であってその長手方向においてアモルファスシリコン膜上の被ポリシリコン化部の縦方向及び横方向のいずれか一方の長さよりも長い長さを有する線状レーザビームを生成する線状ビーム生成ステップと、線状レーザビームを該レーザビームの幅方向に被ポリシリコン化部の全域を照射する照射ステップとを含むように構成したので、レーザビームの重ね合わせ部に見られるような結晶の不均一性や、連続発振のレーザビームを掃引することによる再結晶化部の波紋状の不均一性がなく、照射部長手方向全域にわたって均一なポリシリコン結晶を得ることができる効果がある。

【0146】請求項2の発明によれば、レーザ発振器から放射されたレーザビームのビーム断面形状を整形して、ビーム断面形状が長方形状であってその長手方向においてポリシリコン化により基板上に形成される薄膜トランジスタ形成部の1列分よりも長い長さを有し、幅方向において薄膜トランジスタ形成部の列間隔より小さい幅を有する線状レーザビームを生成する線状ビーム生成ステップと、線状レーザビームを用いて薄膜トランジスタ形成部の一列分を一括照射する照射ステップとを含むように構成したので、レーザビームの重ね合わせ部に見られるような結晶の不均一性や、連続発振のレーザビームを掃引することによる再結晶化部の波紋状の不均一性がなく、薄膜トランジスタ形成部長手方向全域にわたって均一なポリシリコン結晶が得ることができる効果がある。

【0147】請求項3の発明によれば、線状ビーム生成ステップにおいて、長手方向において基板上に形成される薄膜トランジスタ形成部の1列分よりも長い長さを有し、幅方向において薄膜トランジスタ形成部の幅より広く、且つ薄膜トランジスタ形成部の列間隔より小さい幅

を有する線状レーザビームを複数生成し、照射ステップにおいて、複数の線状レーザビームを使用して薄膜トランジスタ形成部の複数列分を一括照射するように構成したので、レーザビームの重ね合わせ部に見られるような結晶の不均一性や、連続発振のレーザビームを走査することによる再結晶化部の波紋状の不均一性がなく、照射部長手方向全域にわたって均一なポリシリコン結晶が得られる上に加工速度を向上することができる効果がある。

【0148】請求項4の発明によれば、基板上に照射される線状レーザビームのパルス幅が50ns以上であるように構成したので、アモルファスシリコン膜を線状レーザビームにて十分加熱することにより溶融後結晶化が進む部分の時間を長くすることができ、粒塊が大きく電子移動度の高い良質のポリシリコン結晶を得ることができる効果がある。

【0149】請求項5の発明によれば、50ns以上のパルス幅のレーザビームを生成するために、レーザ発振器から放射されたレーザビームを複数のレーザビームに分割し、該複数のレーザビームのうちの少なくとも1つのレーザビームを他のレーザビームに対して遅延させ、複数のレーザビームを重畳して基板上に照射する光学的遅延ステップをさらに含むように構成したので、アモルファスシリコン膜を線状レーザビームにて十分加熱することにより溶融後結晶化が進む部分の時間を長くすることができ、粒塊が大きく電子移動度の高い良質のポリシリコン結晶を得ることができる効果がある。

【0150】請求項6の発明によれば、レーザ発振器が、レーザ媒質としてのレーザガス中において相対して設けられた第1及び第2の主電極と、第1及び第2の主電極に並列に接続されたスパイカコンデンサと、第1及び第2の主電極にスイッチング素子を介して並列に接続されたサステイナコンデンサと、スパイカコンデンサを充電するスパイカ充電用電源と、サステイナコンデンサを充電するサステイナ充電用電源とを具備するように構成したので、アモルファスシリコン膜を線状レーザビームにて十分加熱することにより溶融後結晶化が進む部分の時間を長くすることができ、粒塊が大きく電子移動度の高い良質のポリシリコン結晶を得ることができる効果がある。

【0151】請求項7の発明によれば、アニール用のレーザ発振器とは別に設けられた他のレーザ発振器を使用して、アモルファスシリコン膜又は基板を補助加熱する補助加熱ステップをさらに含んでおり、補助加熱用の他のレーザ発振器から放射されたレーザビームは、長手方向においてアニール用レーザビームの長さより大きな長さを有し、且つ幅方向においてアニール用レーザビームの幅より大きな幅を有しており、更に、アニール用レーザビームパルスの時間幅よりも長いパルス状のレーザビームか又は定常発振のレーザビームであり、補助加熱ス

テップにおいて同一の被ポリシリコン化部に対しアニー ル用及び補助加熱用レーザビームを同時に一括照射し、 且つ補助加熱用レーザビームの照射中にアニール用レー ザビームの照射が完了するように構成したので、補助加 熱する領域をポリシリコン化する部位の周囲のみに限定 することができ、不必要な領域での熱の消費を防ぐこと ができる効果がある。また、アモルファスシリコン膜を 形成した基板の保持機構の構成において熱の影響を考慮 する必要がないので、簡易な機構で基板を保持すること ができる効果がある。さらに、補助加熱によりアモルフ アスシリコン膜又は基板自体の光吸収により温度が上昇 するので、瞬時にポリシリコン化領域の加熱を行うこと ができる効果がある。また、補助加熱用レーザビームの 照射領域が、アニール用レーザビームの照射領域を覆う ようビーム形状、照射位置を設定しているため、アニー ル用レーザビームの照射位置と補助加熱用レーザビーム の照射位置とのズレをある程度許容することができる効 果がある。

【0152】請求項8の発明によれば、線状ビーム生成ステップにおいて、レーザ発振器から放射されたレーザビームを線状に整形すべく、遠視野で複数の点を少なくとも1つの直線上に任意の位相で結像するフーリエ変換型位相ホログラムを用いるように構成したので、長手方向に均一な光強度分布を有する線状レーザビームを生成し、安定で均一なアニールを行うことができる効果がある。

【0153】請求項9の発明によれば、遠視野で複数の点を互いに平行な複数の直線上にそれぞれ任意の位相で結像する位相ホログラムを用いるように構成したので、より均一な光強度分布を有する線状レーザビームを生成し、安定で均一なアニールを行うことができる効果がある。

【0154】請求項10の発明によれば、フーリエ変換型位相ホログラムによって結像される複数の点に相当する複数のビームがアモルファスシリコン膜に対して実質的に垂直に入射すべくフーリエ変換型位相ホログラムの後方にレンズの前側の焦点位置にフーリエ変換型位相ホログラムが配置されるように構成したので、安定で均一なアニールを行うことができる効果がある。

【0155】請求項11の発明によれば、線状ビーム生成ステップにおいて線状レーザビームを生成する前に、少なくとも線状のレーザビームの幅方向に相当するレーザビームの一断面方向にビーム幅を拡大するステップをさらに含むように構成したので、線状レーザビームの幅を細くするのに伴いトランジスタ形成部の列間隔を小さくできるので、高精細の液晶ディスプレイを製作できる効果がある。

【0156】請求項12の発明によれば、レーザ発振器が、少なくとも線状レーザビームの幅方向に相当するレーザビームの一断面方向に関するビーム発散角を低減す

るための不安定型共振器を具備するように構成したので、線状レーザビームの幅を細くするのに伴いトランジスタ形成部の列間隔を小さくできるので、高精細の液晶ディスプレイを製作できる効果がある。

#### 【図面の簡単な説明】

【図1】 この発明の一実施例によるレーザアニーリング方法を説明するためのアニーリング加工対象物であるアモルファスシリコン膜が形成された基板の平面図及び線状レーザビームの長手方向の強度分布を示す図である。

【図2】 図2はこの発明の一実施例によるレーザアニーリング方法を実現するレーザアニーリング装置の構成を示すブロック図である。

【図3】 図2に示したレーザアニーリング装置に使用されるビームホモジナイザの一例の構成を示す構成図である。

【図4】 図2に示したレーザアニーリング装置に使用されるビームホモジナイザの他の例の構成を示す構成図である。

【図5】 図2に示したレーザアニーリング装置により 結晶化されたポリシリコン層を示す平面図である。

【図6】 この発明の他の実施例によるレーザアニーリング方法を説明するためのアニーリング加工対象物であるアモルファスシリコン膜が形成された基板の平面図である。

【図7】 この発明の他の実施例によるレーザアニーリング方法を説明するためのアニーリング加工対象物であるアモルファスシリコン膜が形成された基板の平面図である。

【図8】 この発明の他の実施例によるレーザアニーリング方法を説明するためのアニーリング加工対象物であるアモルファスシリコン膜が形成された基板の平面図である。

【図9】 この発明の他の実施例によるレーザアニーリング方法を実現するレーザアニーリング装置の構成を示すブロック図である。

【図10】 図9に示したレーザアニーリング装置に用いられたエキシマレーザの発振波形を示す図である。

【図11】 図9に示したレーザアニーリング装置を用いた場合の加工対象物表面の温度変化を示す図である。

【図12】 レーザアニーリング装置のレーザ発振器のレーザパルス幅と製作されるポリシリコン結晶の電子移動度との関係を示すグラフ図である。

【図13】 この発明の他の実施例によるレーザアニーリング方法を実現するレーザアニーリング装置の構成を示すブロック図である。

【図14】 図13に示したレーザアニーリング装置に 用いられたエキシマレーザの発振波形を示す図である。

【図15】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置の構成を 示すブロック図である。

【図16】 この発明の他の実施例によるレーザアニーリング方法を実現するレーザアニーリング装置の構成を示すブロック図である。

【図17】 図16に示したレーザアニーリング装置に 使用されるスパイカ・サステイナ方式エキシマレーザの 励起回路構成を示す回路図である。

【図18】 図16に示したレーザアニーリング装置に 使用されたスパイカ・サステイナ方式エキシマレーザの 発振波形を示す図である。

【図19】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置の構成を 示すブロック図である。

【図20】 図19に示した実施例に係るレーザアニーリング方法の第1のレーザ光と第2のレーザ光のアモルファスシリコン膜上の照射領域を示す図である。

【図21】 図19に示した実施例に係るレーザアニーリング方法の第1のレーザ光と第2のレーザ光の光強度の時間変化を示す図である。

【図22】 図19に示した実施例に係るレーザアニーリング方法、及び従来のレーザアニーリング方法におけるレーザアニール時のアモルファスシリコン表面の温度変化を示す図である。

【図23】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置の構成を 示すブロック図である。

【図24】 この発明の他の実施例によるレーザアニーリング方法を実現するレーザアニーリング装置の構成を示すブロック図である。

【図25】 図24に示したレーザアニーリング装置におけるビーム整形光学系の構成を示すブロック図である

【図26】 図24に示したレーザアニーリング装置の ビーム整形光学系により生成される複数の照射スポット を示す図である。

【図27】 図24に示したレーザアニーリング装置の ビーム整形光学系により生成される複数の照射スポット の強度分布を示す図である。

【図28】 図24に示したレーザアニーリング装置の ビーム整形光学系に使用される位相ホログラムのパター ニングを示す図である。

【図29】 図24に示したレーザアニーリング装置の ビーム整形光学系に使用される位相ホログラムの製作方 法を示す図である。

【図30】 この発明の他の実施例によるレーザアニー

リング方法を実現するレーザアニーリング装置に使用されるビーム整形光学系により生成される複数の照射スポットを示す図である。

【図31】 図30に示したレーザアニーリング装置の ビーム整形光学系により生成される線状ビームの幅方向 の複数の照射スポットの強度分布を示す図である。

【図32】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置に使用さ れるビーム整形光学系の構成を示す構成図である。

【図33】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置の構成を 示す平面図及び側面図である。

【図34】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置の構成を 示す平面図及び側面図である。

【図35】 この発明の他の実施例によるレーザアニーリング方法を実現するレーザアニーリング装置の構成を示す平面図及び側面図である。

【図36】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置の構成を 示す平面図及び側面図である。

【図37】 この発明の他の実施例によるレーザアニー リング方法を実現するレーザアニーリング装置の構成を 示す平面図及び側面図である。

【図38】 従来のレーザアニーリング方法を説明する ためのアニーリング加工対象物であるアモルファスシリ コン膜が形成された基板の平面図である。

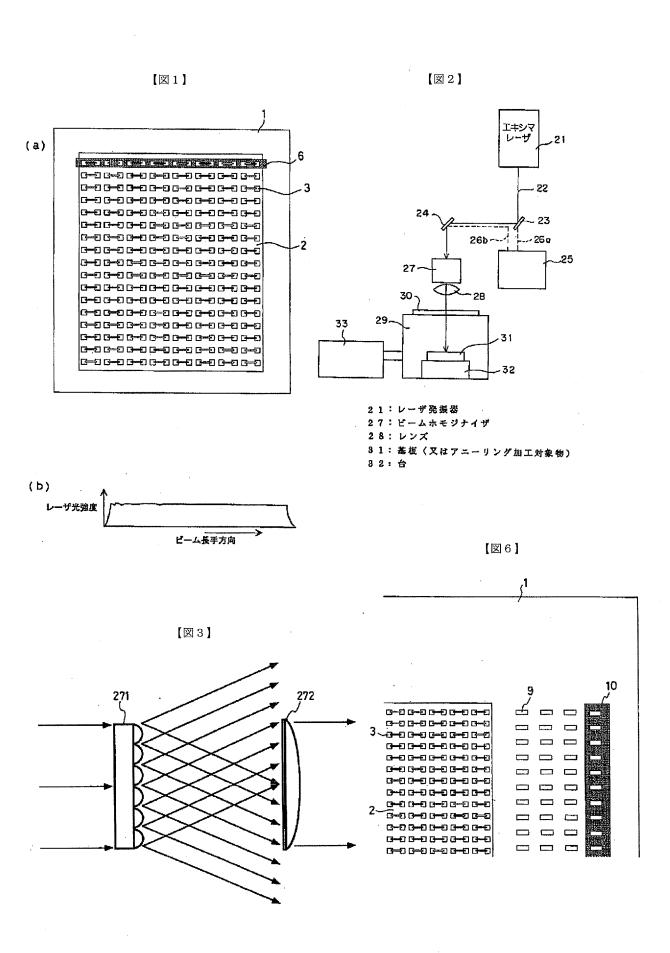
【図39】 従来のレーザアニーリング方法を用いた場合の照射結果を示す結晶化されたポリシリコン層の平面 図である。

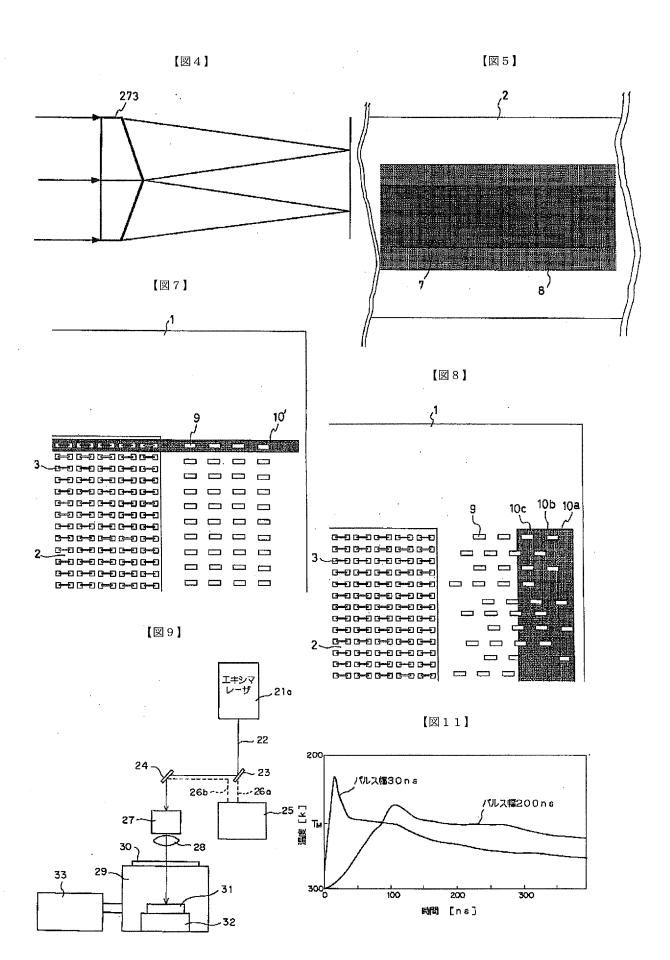
【図40】 従来のレーザアニーリング装置の構成を示すブロック図である。

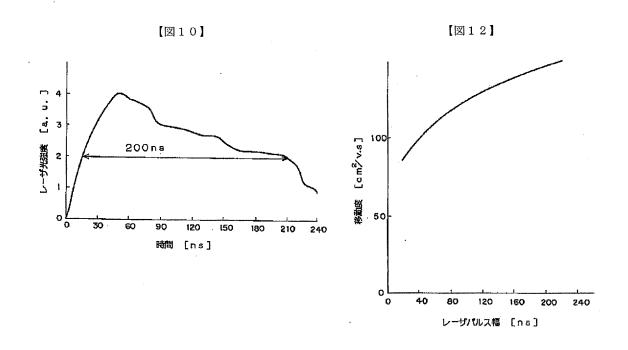
【図41】 従来のレーザアニーリング装置に用いられたエキシマレーザの発振波形を示す図である。

#### 【符号の説明】

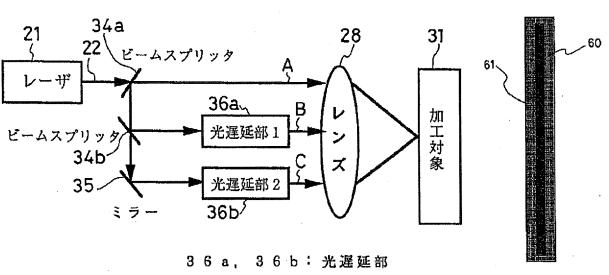
21,37 レーザ発振器、28,70 レンズ、31 基板 (又はアニーリング加工対象物)、31a アモルファスシリコン膜、31b 基板、41 第一の主電極、42 第二の主電極、44 スパイカコンデンサ、45 スパイカ充電用電源、46 サステイナコンデンサ、47 サステイナ充電用電源、51磁気飽和スイッチ(スイッチング素子)、71 ホログラム(フーリエ変換型位相ホログラム)、84,85 不安定型共振器。



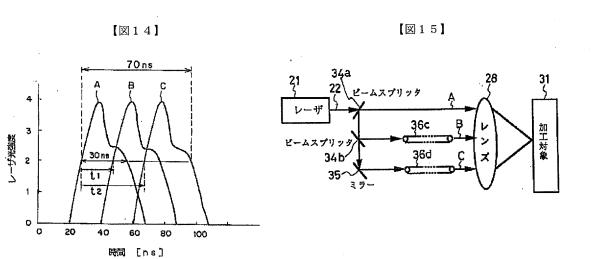


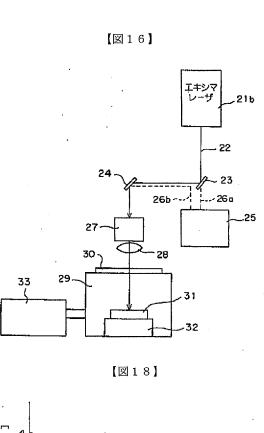


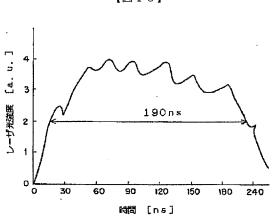
【図13】

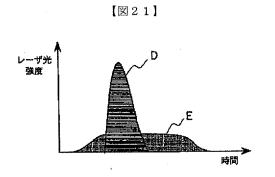


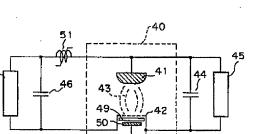
【図20】









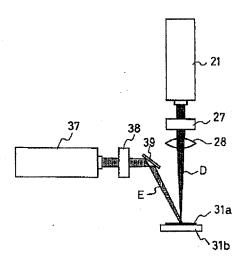


【図17】

4 1: 第一の主電極 4 2: 第二の主電極 4 4: スパイカコンデンサ 4 5: スパイカ充電用電源ンサ 4 6: サステイナコンデ用を 4 7: サスティナコンデ用を 4 7: サスティナ

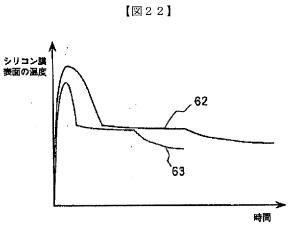
51: 磁気飽和スイッチ (スイッチング素子)

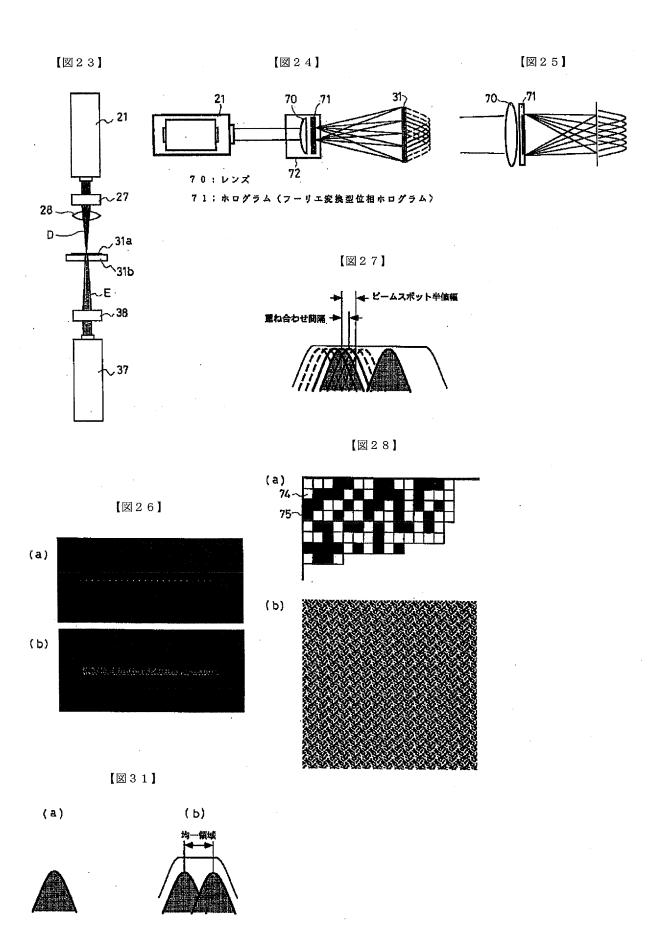


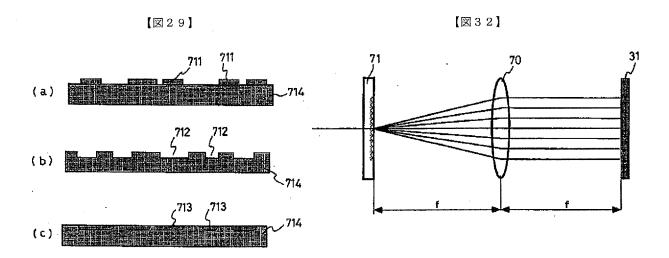


3 1 a : アモルファスシリコン膜 3 1 b : 基板

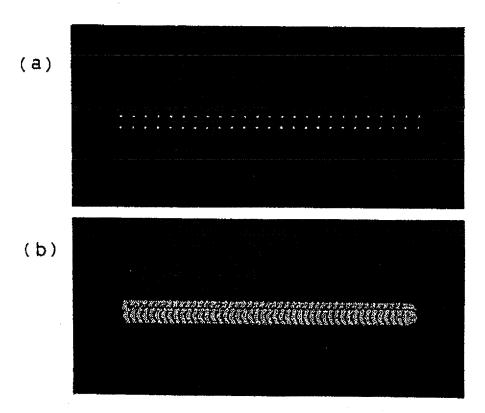
37:レーザ発振器

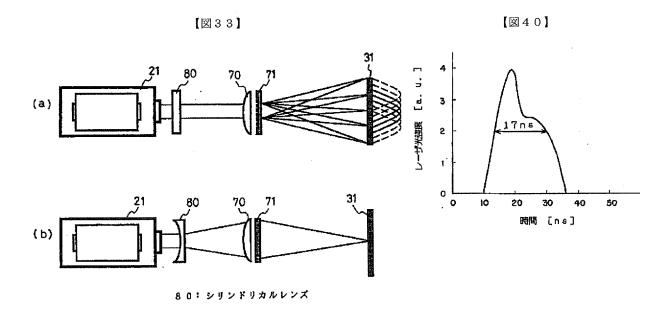


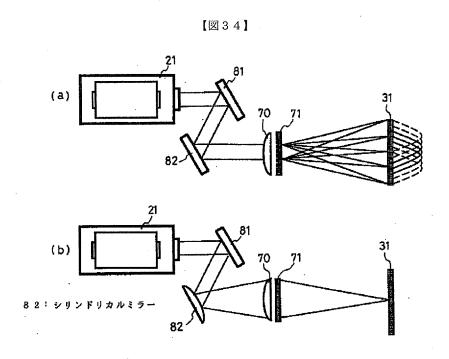


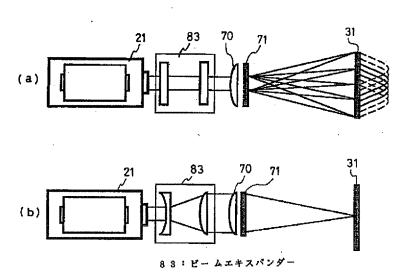




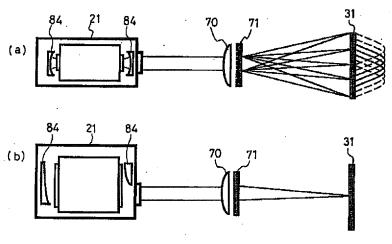






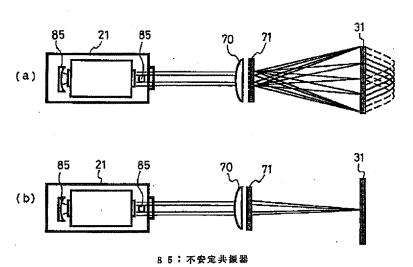


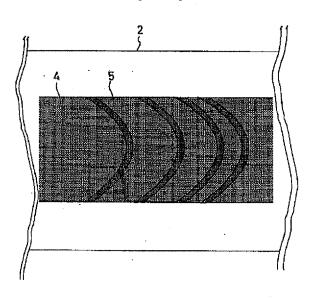
[図36]



84:不安定共振器

【図37】





# フロントページの続き

(72)発明者 井上 満夫 尼崎市塚口本町八丁目1番1号 三菱電機 株式会社中央研究所内

(72) 発明者 春田 健雄 尼崎市塚口本町八丁目1番1号 三菱電機 株式会社中央研究所内 (72) 発明者 八木 重典

尼崎市塚口本町八丁目1番1号 三菱電機 株式会社中央研究所内

(72)発明者 後藤 令幸

尼崎市塚口本町八丁目1番1号 三菱電機

株式会社材料デバイス研究所内

(72)発明者 吉田 和夫

尼崎市塚口本町八丁目1番1号 三菱電機

株式会社生産技術センター内